

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-277437

(43)Date of publication of application : 06.10.2000

(51)Int.Cl. H01L 21/205
 H01L 31/04
 H01L 31/0264
 H01L 33/00
 H01S 5/323

(21)Application number : 11-080288

(71)Applicant : NICHIA CHEM IND LTD

(22)Date of filing : 24.03.1999

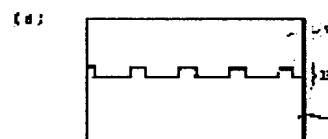
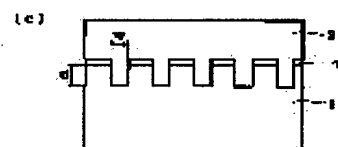
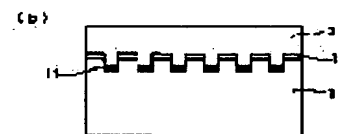
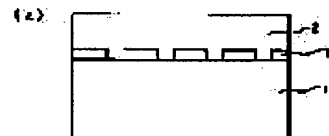
(72)Inventor : NAGAHAMA SHINICHI
 OZAKI NORIYA

(54) GROWTH METHOD FOR NITRIDE SEMICONDUCTOR AND ELEMENT THEREOF

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a growth method for a nitride semiconductor wherein such nitride semiconductor substrate is provided as, when a device structure is formed with a nitride semiconductor as a substrate, no chipping or cracking occurs with the substrate even if a resonance surface is formed by beveling, for better life characteristics while dislocation is so reduced as to improve reliability of an element at actual use, and to provide a nitride semiconductor element which is excellent in such element characteristics as life characteristics with the one provided by that growth method for nitride the semiconductor as a substrate.

SOLUTION: A first nitride semiconductor 2 is grown on a nitride semiconductor substrate 1 by such method as dislocation is reduced by using the lateral growth of a nitride semiconductor (method for forming a first protective film 11 or first rough 13). A device structure is formed to grow a nitride semiconductor element on the first nitride semiconductor 2 thus provided.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号
特開2000-277437
(P2000-277437A)

(43) 公開日 平成12年10月6日 (2000.10.6)

(51) Int.Cl. ⁷	識別記号	F I	テマコード* (参考)
H 0 1 L 21/205		H 0 1 L 21/205	5 F 0 4 1
31/04		33/00	C 5 F 0 4 5
31/0264		H 0 1 S 3/18	6 7 3 5 F 0 5 1
33/00		H 0 1 L 31/04	E 5 F 0 7 3
H 0 1 S 5/323		31/08	P 5 F 0 8 8
審査請求 未請求 請求項の数16 O L (全 22 頁)			

(21) 出願番号 特願平11-80288
(22) 出願日 平成11年3月24日 (1999.3.24)

(71) 出願人 000226057
日亜化学工業株式会社
徳島県阿南市上中町岡491番地100
(72) 発明者 長濱 慎一
徳島県阿南市上中町岡491番地100 日亜化学工業株式会社内
(72) 発明者 小崎 徳也
徳島県阿南市上中町岡491番地100 日亜化学工業株式会社内

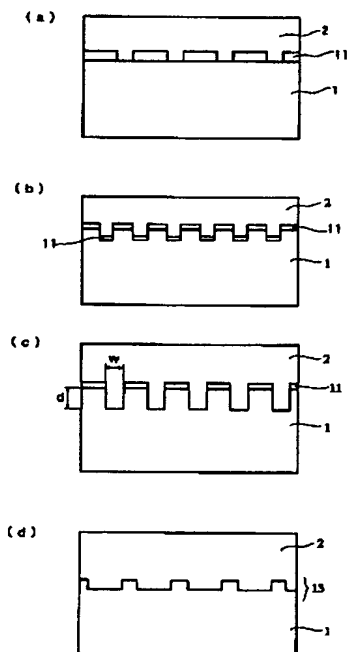
最終頁に続く

(54) 【発明の名称】 窒化物半導体の成長方法及び窒化物半導体素子

(57) 【要約】

【課題】 窒化物半導体を基板としてデバイス構造を形成した場合、劈開により共振面を形成しても、基板に欠けやクラックの発生が生じず、更に、寿命特性を良好にでき、実用化に際しての素子の信頼性が向上するような転位の低減される窒化物半導体基板の得られる窒化物半導体の成長方法、また、本発明の窒化物半導体の成長方法により得られる窒化物半導体を基板とし、寿命特性など素子特性の良好な窒化物半導体素子を提供することである。

【解決手段】 窒化物半導体基板1上に、窒化物半導体の横方向の成長を利用して転位の低減される方法（第1の保護膜11又は第1の凹凸13を形成してなる方法）により、第1の窒化物半導体2を成長させる。また得られた第1の窒化物半導体2上にデバイス構造を形成して窒化物半導体素子を得る。



【特許請求の範囲】

【請求項1】 窒化物半導体基板上に、窒化物半導体の横方向の成長を利用して転位の低減される方法により、第1の窒化物半導体を成長させる第1の工程を有することを特徴とする窒化物半導体の成長方法。

【請求項2】 前記第1の工程が、窒化物半導体基板上に第1の保護膜を部分的に形成し、その後、第1の保護膜の形成面上に第1の窒化物半導体を成長させてなることを特徴とする請求項1に記載の窒化物半導体の成長方法。

【請求項3】 前記第1の保護膜が、窒化物半導体基板のM軸方向、 $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかのM軸方向に対して平行方向に形成されたストライプ形状であることを特徴とする請求項2に記載の窒化物半導体の成長方法。

【請求項4】 前記第1の工程が、窒化物半導体基板の表面に第1の凹凸を形成し、その後、第1の凹凸を有する面上に第1の窒化物半導体を成長させてなることを特徴とする請求項1に記載の窒化物半導体の成長方法。

【請求項5】 前記第1の凹凸が、窒化物半導体基板のM軸方向、 $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかのM軸方向に対して平行方向に形成されたストライプ形状であることを特徴とする請求項4に記載の窒化物半導体の成長方法。

【請求項6】 前記窒化物半導体基板が、その表面の転位密度が 10^{10} 個/cm²以下であることを特徴とする請求項1に記載の窒化物半導体の成長方法。

【請求項7】 前記窒化物半導体基板が、50～1000μmの膜厚を有することを特徴とする請求項1～6のいずれかに記載の窒化物半導体の成長方法。

【請求項8】 前記窒化物半導体基板が、窒化物半導体と異なる材料よりなる異種基板上に、成長速度を10μm/時間以下0.5μm/時間以上で、窒化物半導体の横方向の成長を利用し転位の低減される方法により第2の窒化物半導体を成長させる第2の工程と、第2の工程後、前記第2の窒化物半導体上に、成長速度を500μm/時間以下10μm/時間以上で、第2の窒化物半導体の膜厚より厚膜の第3の窒化物半導体を成長させる第3の工程と、第3の工程後、少なくとも異種基板を除去する第4の工程とにより得られる第3の窒化物半導体からなることを特徴とする請求項1～7のいずれかに記載の窒化物半導体の成長方法。

【請求項9】 前記窒化物半導体基板が、前記第4の工程後に、第3の窒化物半導体の異種基板を除去した面とは反対の面上に、成長速度を500μm/時間以下10μm/時間以上で、第4の窒化物半導体を成長させる第5の工程により得られる少なくとも第3の窒化物半導体と第4の窒化物半導体とを有することを特徴とする請求項8に記載の窒化物半導体の成長方法。

【請求項10】 前記第2の工程が、異種基板上に成長された窒化物半導体上に、第2の保護膜を部分的に形成し、その後、第2の保護膜を有する面上に第2の窒化物半導体を成長させる工程であることを特徴とする請求項8～9のいずれかに記載の窒化物半導体の成長方法。

【請求項11】 前記第2の工程で形成される第2の保護膜が、前記窒化物半導体基板のM軸方向、 $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかのM軸方向に対して平行方向となるように形成されたストライプ形状であり、且つ、第1の工程で形成される第1の保護膜又は第1の凹凸と平行となるように形成されることを特徴とする請求項10に記載の窒化物半導体の成長方法。

【請求項12】 前記第2の工程が、異種基板上に成長された窒化物半導体上に第2の凹凸を形成し、その後、第2の凹凸を有する面上に第2の窒化物半導体を成長させる工程であることを特徴とする請求項8～9のいずれかに記載の窒化物半導体の成長方法。

【請求項13】 前記第2の工程で形成される第2の凹凸が、前記窒化物半導体基板のM軸方向、 $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかのM軸方向に対して平行方向となるように形成されたストライプ形状であり、且つ、第1の工程で形成される第1の凹凸又は第1の保護膜と平行となるように形成されることを特徴とする請求項12に記載の窒化物半導体の成長方法。

【請求項14】 前記請求項1～13のいずれかに記載の窒化物半導体の成長方法により得られた転位の低減された窒化物半導体を基板として、この窒化物半導体基板上に、少なくともn型窒化物半導体、活性層、及びp型窒化物半導体を有するデバイス構造が形成されてなることを特徴とする窒化物半導体素子。

【請求項15】 前記窒化物半導体素子が、ストライプ形状の第1の保護膜又はストライプ形状の第1の凹凸の、ストライプ方向に平行に形成されたリッジ形状のストライプを有することを特徴する請求項14に記載の窒化物半導体素子。

【請求項16】 前記窒化物半導体素子のリッジ形状のストライプが、ストライプ形状の第1の保護膜の上部、又はストライプ形状の第1の凹凸の凹部上部に形成されていることを特徴とする請求項14又は15に記載の窒化物半導体素子。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は窒化物半導体(In_xAl_{1-x}Ga_{1-x-y}N、0≤x、0≤y、x+y≤1)の成長方法に係り、特に転位の少ない窒化物半導体の成長方法に関する。また、本発明は、前記窒化物半導体よりなる基板を用い発光ダイオード、レーザダイオード等の発光素子、あるいは太陽電池、光センサー等の受光素子に使

用される窒化物半導体 ($\text{In}_x\text{Al}_{1-x}\text{Ga}_{1-x-y}\text{N}$, $0 \leq x$, $0 \leq y$, $x+y \leq 1$) よりなる窒化物半導体素子に関する。

【0002】

【従来の技術】近年、窒化物半導体からなる青色、青緑色の発光ダイオード (LED)、レーザダイオード (LD) が実用化されたり実用可能になっている。

【0003】例えば、本発明者等は、Aplide Physics Letters, Vol.73, Number6 (1998) pp.832-834 に、サファイア上に、有機金属化学気相成長法 (MOCVD) により $2\mu\text{m}$ の膜厚で成長させた GaN 層上に、 $0.1\mu\text{m}$ の膜厚の SiO_2 よりなる保護膜を部分的に形成し、その後、保護膜を有する面上に再度 GaN を MOCVD により $20\mu\text{m}$ の膜厚で成長 (ELOG 成長) させ、続いて、ハイドライド気相成長法 (HVPE) により $200\mu\text{m}$ の膜厚の GaN を成長させ、その後サファイア基板を研磨により除去して、ほぼ $150\mu\text{m}$ の膜厚の GaN の基板を得て、この GaN 基板上にデバイス構造を形成し、GaN 基板の M 面 [六方晶系の側面; 例えば $\{1-100\}$ 等] で劈開して共振面を形成してなる窒化物半導体素子を報告している。そして、報告されたレーザ素子は、劈開により形成された共振面からのレーザ光のファーストモードパターンが良好で、また出力 5mW となるように動作電流を調整し 50°C の条件下でほぼ 180 時間の連続発振が可能となる。

【0004】

【発明が解決しようとする課題】しかしながら、上記 Appl. Phys. Lett. に報告されている窒化物半導体素子は、レーザ素子の実用化の可能性を有しているものの、実用化のためには寿命特性が十分満足できるものではない。上記報告されているレーザ素子は、高温でかなりの長時間、連続発振できるが、連続発振が 180 時間を過ぎると、動作電流が急激に増加することから、素子の劣化がかなり進行していると推測できる。

【0005】本発明者等は、寿命特性のさらなる向上のために種々検討した結果、デバイス構造を成長させる窒化物半導体基板の表面に、表面透過型電子顕微鏡 (表面 TEM) 観察によると、ほぼ均一に 1×10^9 個/ cm^2 程度の転位が確認され、この転位により寿命特性が低下するのではないかと考えた。上記転位密度は、従来のサファイア基板上に GaN を成長させていく場合に比べれば、かなり低減されているが、実用化に際しての素子の信頼性を十分にするには、寿命特性をさらに向上させる必要がある。

【0006】窒化物半導体基板の表面にほぼ均一に転位が見られる原因として、劈開の際の物理的強度を向上させ欠けや割れを防止するため、HVPE で膜厚 $200\mu\text{m}$ の厚さに窒化物半導体を成長させる過程で、保護膜の形成されていない部分 (窓部) 上部に見られる転位が、窒化物半導体の成長と共に均一に広がっているためと推

測できる。

【0007】ちなみに、保護膜を形成後、MOCVD で $20\mu\text{m}$ の膜厚で窒化物半導体を成長させた時点では、窓部上部にはほぼ 1×10^9 個/ cm^2 程度の転位が見られるが、一方、保護膜上部にはほとんど転位が見られない。仮に、この転位のない保護膜上部にデバイス構造、特にリッジ形状のストライプを形成すると、寿命特性が向上する。しかし、 $20\mu\text{m}$ の膜厚の窒化物半導体からサファイアを除去して、劈開により共振面を形成するには、 $20\mu\text{m}$ の膜厚の窒化物半導体基板では物理的強度が十分でなく、欠けや割れが生じ歩留まりが低下する。さらに、デバイス構造を形成する際にも窒化物半導体基板の物理的強度が必要である。このように、サファイアを除去して窒化物半導体のみの基板上に、デバイス構造を形成することは、鏡面状の共振面を得ることができる劈開という簡易な方法を可能にするものの、劈開時及びデバイス工程時の物理的強度が十分となる程度の膜厚に成長させなければならず、このため、ELOG 成長で得られた転位のほとんどない部分が窒化物半導体基板表面から失われてしまう。以上のように、レーザ素子の寿命特性の向上には、デバイス構造を形成するための窒化物半導体基板の転位密度をより一層低下させることが望まれる。

【0008】そこで、本発明の目的は、窒化物半導体を基板とした場合、デバイス構造を形成しても、劈開により共振面を形成しても、基板に欠けやクラックの発生が生じず、更に、寿命特性を良好にでき、実用化に際しての素子の信頼性が向上するような転位の低減される窒化物半導体基板の得られる窒化物半導体の成長方法を提供することである。更に、本発明の目的は、本発明の窒化物半導体の成長方法により得られる窒化物半導体を基板とし、寿命特性など素子特性の良好な窒化物半導体素子を提供することである。

【0009】

【課題を解決するための手段】即ち、本発明は、下記 (1) ~ (16) の構成により、本発明の目的を達成することができる。

(1) 窒化物半導体基板上に、窒化物半導体の横方向の成長を利用して転位の低減される方法により、第 1 の窒化物半導体を成長させる第 1 の工程 (第 1 の工程の ELOG 成長) を有することを特徴とする窒化物半導体の成長方法。

(2) 前記第 1 の工程が、窒化物半導体基板上に第 1 の保護膜を部分的に形成し、その後、第 1 の保護膜の形成面上に第 1 の窒化物半導体を成長させてなることを特徴とする (1) に記載の窒化物半導体の成長方法。

(3) 前記第 1 の保護膜が、窒化物半導体基板の M 軸方向、 $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかの M 軸方向に対して平行方向に形成されたストライプ形状であることを特徴とする (2) に記載

の窒化物半導体の成長方法。

(4) 前記第1の工程が、窒化物半導体基板の表面に第1の凹凸を形成し、その後、第1の凹凸を有する面上に第1の窒化物半導体を成長させてなることを特徴とする(1)に記載の窒化物半導体の成長方法。

(5) 前記第1の凹凸が、窒化物半導体基板のM軸方向、 $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかのM軸方向に対して平行方向に形成されたストライプ形状であることを特徴とする(4)に記載の窒化物半導体の成長方法。

(6) 前記窒化物半導体基板が、その表面の転位密度が 10^{10} 個/cm²以下であることを特徴とする(1)に記載の窒化物半導体の成長方法。

(7) 前記窒化物半導体基板が、 $50 \sim 1000 \mu\text{m}$ の膜厚を有することを特徴とする(1)～(6)のいずれかに記載の窒化物半導体の成長方法。

(8) 前記窒化物半導体基板が、窒化物半導体と異なる材料よりなる異種基板上に、成長速度を $10 \mu\text{m}/\text{時間}$ 以下 $0.5 \mu\text{m}/\text{時間}$ 以上で、窒化物半導体の横方向の成長を利用し転位の低減される方法により第2の窒化物半導体を成長させる第2の工程(第2の工程のELOG成長)と、第2の工程後、前記第2の窒化物半導体上に、成長速度を $500 \mu\text{m}/\text{時間}$ 以下 $10 \mu\text{m}/\text{時間}$ 以上で、第2の窒化物半導体の膜厚より厚膜の第3の窒化物半導体を成長させる第3の工程と、第3の工程後、少なくとも異種基板を除去する第4の工程とにより得られる第3の窒化物半導体からなることを特徴とする(1)～(7)のいずれかに記載の窒化物半導体の成長方法。

(9) 前記窒化物半導体基板が、前記第4の工程後に、第3の窒化物半導体の異種基板を除去した面とは反対の面上に、成長速度を $500 \mu\text{m}/\text{時間}$ 以下 $10 \mu\text{m}/\text{時間}$ 以上で、第4の窒化物半導体を成長させる第5の工程により得られる少なくとも第3の窒化物半導体と第4の窒化物半導体とを有することを特徴とする(8)に記載の窒化物半導体の成長方法。

(10) 前記第2の工程が、異種基板上に成長された窒化物半導体上に、第2の保護膜を部分的に形成し、その後、第2の保護膜を有する面上に第2の窒化物半導体を成長させる工程であることを特徴とする(8)～

(9)のいずれかに記載の窒化物半導体の成長方法。

(11) 前記第2の工程で形成される第2の保護膜が、前記窒化物半導体基板のM軸方向、 $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかのM軸方向に対して平行方向となるように形成されたストライプ形状であり、且つ、第1の工程で形成される第1の保護膜又は第1の凹凸と平行となるように形成されることを特徴とする(10)に記載の窒化物半導体の成長方法。

(12) 前記第2の工程が、異種基板上に成長された窒化物半導体上に第2の凹凸を形成し、その後、第2の

凹凸を有する面上に第2の窒化物半導体を成長させる工程であることを特徴とする(8)～(9)のいずれかに記載の窒化物半導体の成長方法。

(13) 前記第2の工程で形成される第2の凹凸が、前記窒化物半導体基板のM軸方向、 $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかのM軸方向に対して平行方向となるように形成されたストライプ形状であり、且つ、第1の工程で形成される第1の凹凸又は第1の保護膜と平行となるように形成されることを特徴とする(12)に記載の窒化物半導体の成長方法。

(14) 前記(1)～(13)のいずれかに記載の窒化物半導体の成長方法により得られた転位の低減された窒化物半導体を基板として、この窒化物半導体基板上に、少なくともn型窒化物半導体、活性層、及びp型窒化物半導体を有するデバイス構造が形成されてなることを特徴とする窒化物半導体素子。

(15) 前記窒化物半導体素子が、ストライプ形状の第1の保護膜又はストライプ形状の第1の凹凸の、ストライプ方向に平行に形成されたリッジ形状のストライプを有することを特徴する(14)に記載の窒化物半導体素子。

(16) 前記窒化物半導体素子のリッジ形状のストライプが、ストライプ形状の第1の保護膜の上部、又はストライプ形状の第1の凹凸の凹部上部に形成されていることを特徴とする(14)又は(15)に記載の窒化物半導体素子。

【0010】つまり、本発明の成長方法は、デバイス構造を形成可能な程度の厚膜の窒化物半導体基板上に、上記の如く、第1の工程においてELOG成長させることにより、表面の転位を低減し、特に表面にほとんど転位の見られない部分を有する第1の窒化物半導体を成長させることにより、劈開しても欠けや割れが発生し難く、且つ転位のほとんどない部分を有しているので素子の劣化を防止でき寿命特性を向上できる良好な基板を提供することができる。上記基板は、デバイス構造を形成するための基板であり、本発明においては、第1の工程における窒化物半導体基板と転位の低減された第1の窒化物半導体とからなるものが、デバイス構造を形成するための基板となる。以下単に本発明の基板とする場合がある。

【0011】従来、前記課題で示したように、転位を低減する試みは、デバイス構造を形成するための基板として、窒化物半導体を厚膜に成長させる工程の前段階で転位の伝播を抑制したり止めたりする試みが種々行われている。

【0012】これに対して、本発明は、デバイス構造を形成可能な程度に厚膜に成長された窒化物半導体基板上に、従来の知見から考えると一見製造工程を複雑化、長時間化しているように思われるようなELOG成長を行うことにより、前記課題を解決することができる。窒化

10

20

30

40

50

物半導体基板上にELOG成長をすることで得られる第1の窒化物半導体は、転位密度が低減され、さらには転位がほとんどない部分を有している。この窒化物半導体基板と第1の窒化物半導体とからなる本発明の基板は、厚膜の窒化物半導体基板により物理的強度が得られ、さらに本発明の基板の第1の窒化物半導体上にデバイス構造を形成すると、寿命特性の向上が可能となる。本発明の方法は、前記したように一見製造工程を煩雑にしているように思われるが、本発明の基板を用いることで寿命特性の向上が可能となると共に、割れや欠けが防止され歩留まりの向上が可能となり、製造工程を経営的に考慮した場合、製造効率の向上につながる。

【0013】本発明の課題は、上記Appl. Phys. Lett.での報告のように、転位の低減された厚膜の窒化物半導体を基板とし、この上にデバイス構造を形成してなるレーザ素子が、かなりの長時間の連続発振を達成できたことによって、実用化の達成や信頼性の向上のために解決しなければならない問題点として新たに見出されたものである。このことから、たとえ、窒化物半導体基板上にデバイス構造を形成してなる窒化物半導体素子であっても、得られた素子が長時間の連続発振をすることができないような素子からは、基板の転位が寿命特性へどのように影響するかといったような本発明の課題を新たに見出すことは困難である。

【0014】また更に、本発明において、第1の工程における窒化物半導体の横方向の成長を利用して転位の低減される方法（以下、第1の工程のELOG成長と言う場合がある。）が、窒化物半導体基板上に第1の保護膜を部分的に形成し、その後、第1の保護膜の形成面上に第1の窒化物半導体を成長させると、転位の進行を防止するのに好ましい。また更に、本発明において、第1の保護膜が、窒化物半導体基板のM軸方向、 $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかのM軸方向に対して平行方向に形成されたストライプ形状であると、窒化物半導体の横方向の成長を促進でき転位の伝播を抑制するのに好ましい。更に第1の保護膜が、後述のストライプ形状の第2の保護膜又はストライプ形状の第2の凹凸と平行に形成されていると、第1の窒化物半導体の横方向の成長がより良好となり、第1の窒化物半導体上に良好に得ることができ、転位の低減でも好ましい。

【0015】また更に、本発明において、第1の工程のELOG成長が、窒化物半導体基板の表面に第1の凹凸を形成するのみで、その第1の凹凸を有する面上に第1の窒化物半導体を成長させると、転位の伝播を抑制する点で好ましい。この場合は、上記のような第1の保護膜を用いない。また更に、本発明において、第1の凹凸が、窒化物半導体基板のM軸方向、 $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかのM軸方向に対して平行方向に形成されたストライプ形状である

と、窒化物半導体の横方向の成長を促進でき転位の伝播を抑制するのに好ましい。

【0016】また更に、本発明において、第1の工程で用いられる窒化物半導体基板が、その表面の転位密度が 10^{10} 個/cm²以下のものであると、窒化物半導体基板上にELOG成長させて得られる第1の窒化物半導体の表面に現れる転位を低減するのに好ましい。また更に、本発明において、前記窒化物半導体基板が、 $50\mu\text{m} \sim 1000\mu\text{m}$ の膜厚を有すると、デバイス工程や劈開工程での物理的強度が良好となり、窒化物半導体基板の欠けや割れ等が防止され、素子を量産する場合の歩留まりの向上の点で好ましい。

【0017】更に本発明において、窒化物半導体基板が、上記第2の工程～第4の工程から得られる少なくとも第3の窒化物半導体からなるものであると、第3の窒化物半導体の表面には既に転位がある程度低減されているので、この第3の窒化物半導体の上にELOG成長させて得られる第1の窒化物半導体の表面には更に転位が低減され好ましい。また、第3の窒化物半導体を成長させる際に、成長速度の速い方法により成長させると、第3の窒化物半導体を厚膜に成長させても異常成長の発生が起りにくい。ここで、第1の工程における、第1の窒化物半導体は、第3の窒化物半導体の異種基板を除去した面とは反対の面上に成長させる。

【0018】更に、本発明において、窒化物半導体基板が、前記第4の工程後に、第5の工程を経て得られる第3の窒化物半導体とその上に成長された第4の窒化物半導体とからなるものであると、反りが軽減され、第1の工程のELOG成長を行うのに好ましい。つまり、異種基板を除去すると、第3の窒化物半導体の成長面と除去面との面状態が異なるため、第3の窒化物半導体に反りが発生する傾向が見られる場合があるが、第3の窒化物半導体の成長面（異種基板の除去面とは反対の面）に第4の窒化物半導体を成長させると、第3の窒化物半導体の反りが軽減される。また異種基板を除去後に第4の窒化物半導体を成長させることで、窒化物半導体基板の物理的強度を補強することができる。

【0019】更に本発明において、第2の工程でのELOG成長が、異種基板上に成長された窒化物半導体上に、第2の保護膜を部分的に形成して第2の窒化物半導体を成長させる工程、又は異種基板上に成長された窒化物半導体上に、第2の凹凸を形成して第2の窒化物半導体を成長させる工程、であると窒化物半導体基板の転位が低減でき、転位の少ない第1の窒化物半導体を成長させるのに好ましい。更に本発明において、第2の工程で形成される第2の保護膜又は第2の凹凸が、前記窒化物半導体基板の $\langle 1-100 \rangle$ 、 $\langle 10-10 \rangle$ 及び $\langle 01-10 \rangle$ のいずれかのM軸方向に対して平行方向となるように形成されたストライプ形状であり、且つ、第1の工程で形成される第1の保護膜又は第1の凹凸と平行

となるように形成されていると、窒化物半導体の横方向の成長がより促進され窒化物半導体基板の転位を低減するのに好ましいと共に、第1の工程で窒化物半導体基板上に成長される第1の窒化物半導体の横方向の成長がより良好となり、転位の低減の点で好ましい。

【0020】ここで、第1の保護膜などを形成する際には、既に第2の保護膜などは除去されているが、窒化物半導体基板の異種基板を除去した面には、転位分布がストライプ状に観測され、このストライプ状の転位分布に沿って第1の保護等を形成する。このように形成することにより、第1の保護膜と第2の保護膜、あるいは第1の保護膜と第2の凹凸、第1の凹凸と第2の保護膜、第1の凹凸と第2の凹凸等がそれぞれ窒化物半導体のM軸方向に平行となる。またオリエンテーションフラット面（オリフラ面）が窒化物半導体のM軸方向に垂直となるようにし、このオリフラ面を基準にすることで、第1の工程と第2の工程で用いられる保護膜や凹凸が平行方向のストライプ形状として形成可能である。

【0021】また、本発明において、上記本発明の窒化物半導体の成長方法により得られる転位の低減された窒化物半導体（窒化物半導体基板と第1の窒化物半導体とからなる）を基板として、この基板上に、少なくともn型窒化物半導体、活性層、及びp型窒化物半導体を有するデバイス構造が形成されてなると、寿命特性などの素子特性が良好な窒化物半導体素子を提供することができる。また更に、本発明において、窒化物半導体素子が、ストライプ形状の第1の保護膜又はストライプ形状の第1の凹凸の、ストライプ方向に平行に形成されたリッジ形状のストライプを有すると、窒化物半導体基板のM軸方向に垂直な面での劈開により良好な鏡面状の共振面が得られファーフールドパターンが良好となり好ましい。また更に、本発明において、窒化物半導体素子のリッジ形状のストライプが、第1の保護膜の上部、又は第1の凹凸の凹部上部に形成されていると、これらの部分には第1の窒化物半導体の表面での転位が最も少なくなる傾向があるため、素子の劣化が防止され、寿命特性の向上の点で好ましい。

【0022】本発明において、後述の説明の中のアンドープとは、意図的に不純物をドーピングしないで形成した層を示し、隣接する層からの不純物の拡散、原料又は装置からのコンタミネーションにより不純物が混入した層であっても、意図的に不純物をドーピングしていない場合はアンドープ層とする。

【0023】

【発明の実施の形態】以下に図1～5を用いて本発明を詳細に説明する。まず図1(a)～(d)は、本発明の窒化物半導体の成長方法により得られるデバイス構造を形成するための基板の模式的断面図を示している。この図1を用いて、本発明の第1の工程を有する窒化物半導体の成長方法を説明する。

【0024】本発明の窒化物半導体の成長方法は、第1の工程により、窒化物半導体基板1上に、窒化物半導体の横方向の成長を利用して転位の低減される方法（第1の工程のELOG成長）により、転位の低減された第1の窒化物半導体2を得ることができる。第1の工程において、第1の窒化物半導体2を成長させる第1の工程のELOG成長としては、窒化物半導体の横方向の成長を利用して転位を低減させる方法であれば特に限定されず、成長のいずれかの段階で、窒化物半導体の縦方向の成長速度に対して、窒化物半導体の横方向の成長速度が促進され、転位の伝播が抑制されるような方法が挙げられる。転位がどのように伝播するかは定かではないが、転位は窒化物半導体の成長の方向に沿って伝播する傾向があり、窒化物半導体の横方向の成長が促進されると横方向に伝播し、一旦横方向に伝播した転位は再び縦方向に伝播しにくくなる傾向があると思われる。その結果、転位の低減された第1の窒化物半導体を成長させることができると推測される。

【0025】第1の工程のELOG成長としては、従来公知の厚膜の窒化物半導体基板を成長させる前工程で行われるELOG成長などを用いてもよく、また本出願人が出願した例えば特願平10-77245、同10-275826、同10-119377、同10-132831、同11-37827、同11-37826、同10-146431各号の明細書等に記載されているELOG成長などを用いることができる。但し、これらのELOG成長は、異種基板上で行われているのに対し、本発明の第1の工程のELOG成長は、厚膜の窒化物半導体基板上で行われる点が異なっているが、ほぼ同様に行うことができる。

【0026】本発明の第1の工程のELOG成長の好ましい具体例としては、窒化物半導体基板上に窒化物半導体が成長しにくい、又は成長しない材料からなる第1の保護膜11を用いる方法、又は、窒化物半導体基板に第1の凹凸13を形成して行う方法などがあげられる。このように第1の保護膜11や第1の凹凸13を形成し、この形成面に第1の窒化物半導体2を成長させると、第1の窒化物半導体2の成長過程のいずれかの段階で、窒化物半導体の縦方向の成長に対して、窒化物半導体の横方向の成長が促進され、転位が窒化物半導体の横方向の成長と共に横方向へ進行し、再び縦方向に進行しにくくなり、その結果、転位の低減された第1の窒化物半導体2を得ることができると考えられる。

【0027】このようにして得られた第1の窒化物半導体2表面の平均の転位密度は、窒化物半導体基板表面の平均の転位密度に対して、ほぼ1/100以下程度に減少し、好ましい条件では、第1の窒化物半導体2の表面にはほとんど転位が見られなくなる。また、第1の窒化物半導体2表面の転位の分布は、第1の保護膜11上部又は第1の凹凸13の凹部上部が、その他の部分（窓部

上部又は凸部上部)に比べ極めて転位が少なくなり、表面TEMやカソードルミネッセンス(CL)などの観察によるとほとんど転位が見られなくなる。このように第1の窒化物半導体2の平均の転位密度が減少すれば、第1の窒化物半導体2上に形成させる素子の寿命特性の向上が可能となり、更に、ほとんど転位のない部分に、素子のリッジ形状のストライプを形成すると、素子の寿命特性の飛躍的な向上が可能となる。第1の窒化物半導体2の表面の転位密度は、第1の工程で行われるELOG成長の種類にもよるが、平均の転位密度としては 1×10^3 個/cm²以下、好ましい条件では 1×10^4 個/cm²以下、より好ましい条件では 1×10^5 個/cm²以下となる。また、第1の保護膜11上部の転位密度、及び第1の凹凸13の凹部上部の転位は、ほとんど見られなくなる傾向がある。また窓部上部、及び第1の凹凸13の凸部上部の転位密度は、 1×10^7 個/cm²以下、好ましい条件では 1×10^6 個/cm²以下、より好ましい条件では 1×10^5 個/cm²以下となる。本発明において、転位密度の測定は、表面TEM又はCL等により観察する。

【0028】以下にELOG成長が第1の保護膜11を用いて行われる場合と、第1の凹凸13を形成して行われる場合の、それぞれの一実施の形態により得られる窒化物半導体基板1と第1の窒化物半導体2とからなるデバイス構造を形成する基板の模式的断面図である図1

(a)～(d)を用いてさらに詳細に説明する。図1

(a)～(c)は第1の保護膜11を用いて行う形態であり、図1(d)は第1の凹凸13を形成して行う形態である。また、第1の保護膜11を用いる形態で、凹凸を形成しこの凹部底部及び／又は凸部上部に保護膜を形成する場合があるが、このような形態も第1の保護膜を形成して行う場合として以下に説明する。まず図1

(a)は、窒化物半導体基板1上に第1の保護膜11を形成し、この形成面上に第1の窒化物半導体2を成長させてなる模式的断面図である。図1(b)は、窒化物半導体基板1に凹凸を形成し、この凹部底部及び凸部上部に第1の保護膜11を形成し、この形成面上に第1の窒化物半導体2を成長させてなる模式的断面図である。図1(c)は、窒化物半導体基板1に凹凸を形成し、この凸部上部にのみ第1の保護膜11を形成し、この形成面上に第1の窒化物半導体2を成長させてなる模式的断面図である。図1(d)は、窒化物半導体基板1に第1の凹凸13を形成し、この形成面上に第1の窒化物半導体2を成長させてなる模式的断面図である。図1(d)では、保護膜を用いずに行う形態である。

【0029】上記ELOG成長により得られる第1の窒化物半導体2としては、特に限定されないが、好ましくはGaNからなる窒化物半導体である。第1の窒化物半導体2は、アンドープでも不純物をドーブされてもよい。アンドープであると結晶性の点で好ましく、またE

LOG成長の際にp型不純物(Be、Zn、Mn、Cr及びMg)、及びn型不純物(Si、Ge及びSn)のいずれか1種以上、好ましくはp型不純物の少なくとも1種以上、より好ましくはp型不純物の少なくとも1種以上とn型不純物の少なくとも1種以上、最も好ましくはMgとSiとをドーブすると、窒化物半導体の横方向の成長が促進され、転位の低減及び空隙発生の防止の点で好ましい。不純物のドーブ量としては、好ましくは 1×10^{17} /cm³～ 1×10^{19} /cm³、より好ましくは 1×10^{17} /cm³～ 1×10^{19} /cm³、更に好ましくは 5×10^{17} /cm³～ 5×10^{19} /cm³である。不純物の濃度が上記範囲であると窒化物半導体の横方向の成長を縦方向の成長に比べ良好に促進でき、結晶欠陥の伝播の抑制及び空隙の発生の防止の点で好ましい。p型不純物とn型不純物とをドーブする場合は、両者の濃度の和が上記範囲のドーブ量となるように適宜調整してドーブされる。この場合p型不純物とn型不純物の濃度の比は、用いる不純物の種類により、空隙や転位を良好に防止できるように適宜調整される。また、第1の窒化物半導体2にn電極を形成する場合には、n型不純物をドーブする、n型不純物をp型不純物より多めにドーブする等、n型不純物とp型不純物のドーブ量を調整する。

【0030】第1の窒化物半導体2の膜厚としては、特に限定されないが、好ましくは5μm～50μmであり、より好ましくは10μm～35μmである。第1の窒化物半導体2の膜厚が上記範囲であると、窒化物半導体基板1に形成された第1の保護膜11や第1の凹凸13を良好に覆うことができ、窒化物半導体基板1の表面の転位密度より第1の窒化物半導体2の表面の転位密度が少なくなり、更に第1の窒化物半導体2の表面の転位分布で、特に第1の保護膜11上部及び第1の凹凸13の凹部上部にはほとんど転位が見られなくなる。

【0031】図1(a)～(c)の第1の保護膜11の材料としては、第1の保護膜11表面に窒化物半導体が成長しないか、又は成長しにくい性質を有する材料が好ましく、例えば酸化ケイ素(SiO_x)、窒化ケイ素(Si₃N₄)、酸化チタン(TiO_x)、酸化ジルコニウム(ZrO_x)等の酸化物、窒化物、またこれらの多層膜の他、1200℃以上の融点を有する金属等を用いることができる。これらの保護膜材料は、窒化物半導体の成長温度600℃～1100℃の温度にも耐え、その表面に窒化物半導体が成長しないか、成長しにくい性質を有している。保護膜材料を窒化物半導体表面に形成するには、例えば蒸着、スパッタ、CVD等の気相製膜技術を用いることができる。

【0032】まず、図1(a)の場合の第1の保護膜11の形成方法や形状等について説明する。第1の保護膜11を窒化物半導体基板1上に部分的(選択的)に形成するには、フォトリソグラフィ技術を用いて、所定の形状を有するフォトマスクを作製し、そのフォトマスク

を介して、前記材料を気相製膜することにより、所定の形状を有する第1の保護膜11を形成できる。第1の保護膜11の形状は特に問うものではなく、例えばドット、ストライプ、碁盤目状の形状のいずれかの形状、好ましくはストライプの形状が挙げられる。第1の保護膜11がストライプ形状であると、転位の低減された第1の窒化物半導体2を良好に形成することができ好ましい。

【0033】また、第1の保護膜11は、第1の保護膜11が形成されていない部分（窓部）の表面積より大きくなるように、第1の保護膜11の表面積を調整して形成されることが好ましい。第1の保護膜11の表面積及び窓部の表面積の調整は、保護膜の形状によっても異なるが、例えば保護膜がストライプ状の形状の場合、保護膜のストライプの幅と窓部の幅を調整することにより行うことができる。

【0034】第1の保護膜11の大きさは、特に限定されないが、例えばストライプで形成した場合、好ましいストライプ幅は0.5～100 μm 、より好ましくは1 μm ～50 μm 、更に好ましくは2～25 μm である。また、ストライプピッチ（第1の保護膜11が形成されていない窓部の幅）は、ストライプ幅よりも狭くすることが望ましく、例えば具体的には5 μm 以下、好ましくは0.1～3 μm 、より好ましくは0.8～2 μm である。

【0035】上記のように、第1の保護膜11の表面積を大きくすると、転位の伝播が、第1の保護膜11により抑制され、更に窓部から伝播している転位の伝播が横方向に進行して再び縦方向に伝播しにくくなる傾向があり、第1の保護膜11上部の第1の窒化物半導体2の表面領域（表面から表面付近）の転位のほとんど見られない部分を広範囲で得ることができ好ましい。更に第1の窒化物半導体2の表面が鏡面状となる傾向があり好ましい。

【0036】また、第1の保護膜11の膜厚は、特に限定されないが、薄い方がより短時間で表面が鏡面状の転位の少ない第1の窒化物半導体2が得られる傾向があり好ましく、具体的には保護膜の材質にも左右されるが例えば0.01～5 μm であり、好ましくは0.02～3 μm であり、より好ましくは0.05～2 μm である。この範囲であると転位の縦方向の伝播を良好に防止でき転位を低減できると共に、第1の窒化物半導体2の表面を鏡面状にするのに好ましい。また、保護膜の膜厚は、保護膜の材質にもよるが、膜厚を薄くしてもピンホール等の膜質むらが生じなければ、薄ければ薄いほど、短時間で第1の窒化物半導体2が保護膜を覆うことができ鏡面状の第1の窒化物半導体2を得るには好ましい。

【0037】次に、図（b）に示すように、第1の工程において、窒化物半導体基板1に凹凸を形成し、この凹部底部と凸部上部に第1の保護膜11を形成する場合に

について説明する。

【0038】窒化物半導体基板1に凹凸の形状を設ける方法としては、窒化物半導体基板1を一部分取り除くことができる方法であればいずれの方法でもよく、例えばエッチング、ダイシング等が挙げられ、好ましくはエッチングである。エッチングにより、窒化物半導体基板1に部分的（選択的）に凹凸を形成する場合は、フォトリソグラフィ技術における種々の形状のマスクパターンを用いて、ストライプ状、碁盤目状等のフォトマスクを作製し、レジストパターンを窒化物半導体基板1に形成してエッチングすることにより形成できる。また、ダイシングで行う場合は、例えば、ストライプ状や碁盤目状に形成できる。

【0039】また、窒化物半導体基板1に、凹凸の形状をエッチングにて行う場合のエッチング方法としては、ウェットエッチング、ドライエッチング等の方法があり、平滑な面を形成するには、好ましくはドライエッチングを用いる。ドライエッチングには、例えば反応性イオンエッチング（RIE）、反応性イオンビームエッチング（RIBE）、電子サイクロトロンエッチング（ECR）、イオンビームエッチング等の装置があり、いずれもエッチングガスを適宜選択することにより、窒化物半導体をエッチングしてできる。例えば、本出願人が先に出願した特開平8-17803号公報記載の窒化物半導体の具体的なエッチング手段を用いることができる。

【0040】また、エッチングによって凹凸を形成する場合、エッチング面が、図1（b）に示すように窒化物半導体基板1に対して凹部側面がほぼ垂直となる形状、又は順メサ形状や逆メサ形状でもよく、あるいは窒化物半導体基板1の凹部側面が階段状になるように形成された形状でもよい。図1（b）のように凹凸の凸部上部と凹部底部に第1の保護膜11を形成する場合、凹部側面が順メサ形状であると、凹部底部を良好に第1の保護膜11で覆い易くなり、さらに凹部側面の保護膜材料を良好に除去し易くなり好ましい。図1（b）の場合、ELOG成長の最初から、窒化物半導体の成長が実質的に全て横方向の成長から始まるように、凹部底部と凸部上部に第1の保護膜11を形成し、凹部側面のみから第1の窒化物半導体2を成長させるものである。このような成長方向の調整による転位の低減は、転位が一旦横方向に伝播すると再び縦方向に伝播しにくくなる傾向があるからである。

【0041】また、図1（b）の場合の凹凸の形状、つまり凹部の深さや幅等について以下に示す。凹部の深さは、特に限定されないが、500 \AA ストローム以上、好ましくは0.5～5 μm 程度である。凹部の深さが上記範囲であると、ELOG成長が安定し、第1の窒化物半導体2の表面が鏡面状になり易い。凹凸をストライプ状の形状とする場合、ストライプの形状として、例えば凸部上部の幅は凹凸を形成しない場合の第1の保護

膜の幅と同様であり、凹部開口部（窓部）の幅は、特に限定されないが、2～5 μmである。

【0042】第1の保護膜11を凹部底部と凸部上部に形成する方法としては、凹凸を形成する方法がエッチングである場合とダイシングである場合とで、多少異なる。まずエッチングで凹凸を形成する場合、窒化物半導体基板1上に保護膜材料を形成後、その上にレジスト膜を形成しパターンを転写し露光、現像して部分的に第1の保護膜11を形成した後、窒化物半導体基板1をエッチングすることで凹凸の形状を形成する。続いて凹凸を形成した窒化物半導体基板1上、つまり第1の保護膜11上及び凹部底部等に更に保護膜材料を形成し、CF₄とO₂ガスによるドライエッチングにより、窒化物半導体基板1の凹部側面の保護膜をエッチングして除去し凹部側面を露出させ、図1（b）に示すように第1の保護膜11を凹部底部と凸部上部に形成する。このように形成すると、例えば図1（b）では、第1の保護膜11は一層として図示されているが、凸部上部の第1の保護膜11上に更に保護膜が形成され2層の保護膜が積層されたような状態になっている。ここで凹部底部に第1の保護膜11を形成する前に、凸部上部の第1の保護膜11を取り除いてから、凸部上部と凹部底部とに同時に保護膜材料を形成してもよい。

【0043】次に、ダイシングで凹凸を形成する場合、窒化物半導体基板1を上面からダイシング・ソーで窒化物半導体基板1に凹凸を形成し、その後、その上に保護膜を形成し、CF₄とO₂ガスによるドライエッチングにより凹部側面が露出されるように保護膜をエッチングにより除去することで所望の形状及び位置に第1の保護膜11を形成する。

【0044】凹凸の凸部上部と凹部底部に形成される第1の保護膜11の膜厚は、特に限定されないが、凹部側面にも同時に形成されるので、ドライエッチングにより凹部側面の保護膜材料を除去して側面を露出することのできる膜厚であり、且つ凹部底面を被覆できる膜厚にすることが好ましい。また、第1の保護膜11の膜厚は、第1の窒化物半導体2が横方向に成長し易いように調整されていることが好ましく、場合によっては凹部底部と凸部上部の第1の保護膜11の膜厚が異なってもよい。

【0045】図1（b）の場合のELOG成長による第1の窒化物半導体2の様子を説明する。まず、第1の保護膜11の形成されていない露出されている凹部側面から第1の窒化物半導体2が横方向の成長により成長を開始する。そして隣接している凹部側面から成長した第1の窒化物半導体2が凹部底部の第1の保護膜11を覆うように接合しながら成長を続け、第1の保護膜11とはほぼ同じ高さに成長すると、第1の保護膜11上に横方向に成長して、第1の保護膜11を覆い、図1（b）に示すような第1の窒化物半導体2を成長させることができる。このELOG成長の過程で、転位は窒化物半導体の

横方向の成長と共に横方向に伝播するので、縦方向に伝播する転位が激減し、第1の窒化物半導体2の表面付近には転位がほとんど見られなくなる。

【0046】次に、図1（c）に示すように、窒化物半導体基板1に形成された凹凸の凸部上部のみに第1の保護膜11が形成される場合について説明する。この場合、凹凸の形成の方法は上記の図1（b）の場合と同様に、ダイシング又はエッチングにより形成され、凹部側面の形状も上記と同様である。

【0047】図1（c）に示すように、窒化物半導体基板1の凹部側面と凹部底部が成長可能な面として露出され、凸部上面には、第1の保護膜11が形成され凸部上部からの窒化物半導体の成長を抑制している。このような状態で第1の窒化物半導体2を成長させると、成長開始時には、凹部側面と凹部底部とから成長が始まると考えられる。しかし、成長するに従い、凹部側面から横方向に成長した窒化物半導体により凹部底部から縦方向に成長を始めた窒化物半導体の成長が遮られる。その結果、第1の保護膜11上に横方向に成長し第1の保護膜11を覆うのは、凹部側面から横方向に成長を開始した窒化物半導体であり、図1（c）に示すように、厚膜の第1の窒化物半導体2が得られる。得られる第1の窒化物半導体2は、上記と同様に転位の伝播が良好に抑制される。

【0048】図1（c）に示す凹部底部に第1の保護膜11を形成しない場合の凹凸の形状のサイズは、窒化物半導体基板1の凹部側面での窒化物半導体の成長が、凹部底部での成長に対して優先されるように調整して形成されている。具体的な図1（c）の凹凸の形状としては、好ましくは凹部側面の窒化物半導体基板1の側面の長さ〔図1（c）のd〕と、凹部の開口部の幅〔図1（c）のw〕を調整して形成されてなるもの、より好ましくは、凹凸の形状が、露出された窒化物半導体基板1の凹部側面の長さ（d）と凹部の開口部の幅（w）との関係、 w/d が、 $0 < w/d \leq 5$ 、更に好ましくは $0 < w/d \leq 3$ 、最も好ましくは $0 < w/d \leq 1$ を示すように調整して形成されていると、成長速度を良好にコントロールでき窒化物半導体基板1の凹部側面からの成長をより促進でき、凹部底部からの窒化物半導体の成長を中断し易くなり、転位の少ない第1の窒化物半導体2が得られ易くなる。

【0049】また、形成された凹凸の凸部上部に形成される第1の保護膜11の形成面の形状は、特に限定されないが、例えば、上記 w/d の関係に加えて更に、凹凸を形成された窒化物半導体基板1を上から見た形状がランダムな窪み、ストライプ状、碁盤面状、ドット状等に形成してもよく、好ましくはストライプ形状である。例えば凹凸をストライプ状の形状とする場合、ストライプの形状として、例えば凸部上部のストライプ幅を10～20 μm、ストライプ間隔（凹部の開口部）を2～5 μ

mとしてもよい。

【0050】次に、図1(d)に示すように、第1の凹凸13を形成するのみで第1の保護膜11を形成しない場合について説明する。図1(d)の第1の凹凸13の形成の方法としては、上記の図1(b)、(c)の凹凸を形成する場合と同様に、ドライエッチングやダイシングなどで形成され、また、凹部側面の形状も上記と同様である。但し、図1(d)の場合は保護膜を形成していない点で上記と異なり、その点について以下に示す。まず、エッチングにより第1の凹凸13を形成する場合、

フォトソングラフィー技術における種々の形状のマスクパターンを用いて、ストライプ状、碁盤目状等のフォトマスクを作製し、レジストパターンを第1の窒化物半導体2に形成してエッチングすることにより形成できる。そして、エッチングして凹凸を形成後に、凸部上部のフォトマスクが除去され、第1の凹凸13のみを窒化物半導体基板1に形成することができる。また、ダイシングで行う場合は、エッチングの場合のようにフォトマスクを用いないので、上記図1(b)等と同様に凹凸を形成することができる。

【0051】第1の凹凸13の形状は、特に限定されず、上記図1(b)や(c)と同様に、ランダムな窪み、ストライプ形状、碁盤目状、ドット状等の形状が挙げられ、窒化物半導体の横方向の成長を促進させ転位を低減させるのにストライプ形状であることが好ましい。第1の凹凸13の形状のサイズ、つまり凹部側面の長さや、凸部上部の幅と凹部底部の幅などは、特に限定されないが、少なくとも凹部内での縦方向の成長が抑制され、凹部開口部から厚膜に成長する第1の窒化物半導体2が凹部側面から横方向に成長したものとなるように調整されていることが好ましい。第1の凹凸13の形状をストライプ状とする場合、ストライプの形状として、例えばストライプ幅(凸部上部の幅)を3~20 μ m、ストライプ間隔(凹部底部の幅)を3~20 μ mのものを形成することができる。凹部開口部から成長する第1の窒化物半導体2の部分を多くするには、凹部底部の幅を広くし、凸部上部の幅を狭くすることで可能となり、このようにすると転位の低減された部分を多くすることができる。凹部底部の幅を広くした場合には、凹部の深さを深めにすることが、凹部底部から成長する可能性のある縦方向の成長を防止するのに好ましい。

【0052】図1(d)の場合、第1の窒化物半導体2は、第1の凹凸13の凸部上部及び凹部底部から成長を始めるが、凹部底部からの縦方向からの縦方向の成長に比べ、凹部側面からの横方向の成長が促進されるので、凹部内部で側面から成長したものが接合し、底部からの成長を抑制する。その結果、凹部開口部上部には転位がほとんど見られなくなる。一方、凸部上部から成長する第1の窒化物半導体2は、縦方向の成長と、凹部開口部に向う横方向の成長をする傾向がある。この縦方向の成

長では転位の伝播は抑制されにくい、凹部開口部に向う成長では転位が横方向に伝播するので転位の伝播を抑制される傾向がある。その結果、凸部上部の第1の窒化物半導体2も転位が低減される。また図1(d)の場合、凹部上部にはほとんど転位が見られないが、凸部上部には条件(例えば窒化物半導体基板1の転位密度や反応条件等の成長の条件)によってはやや多めに転位が見られるので、凹部開口部の上部にリッジ形状のストライプを形成することが寿命特性の点で好ましい。あるいは、図1(d)でのELOG成長を第1の窒化物半導体2上に再び行い、その場合、窒化物半導体基板1上に形成された凹部上部には凸部が来るように第1の窒化物半導体2上に凹凸を形成することが転位の低減の点で好ましい。

【0053】また、図1(a)、(b)、(c)のELOG成長の場合も、第1の窒化物半導体2上に再びELOG成長させてもよい。再びELOG成長する場合、新たな保護膜の形成位置としては、第1の窒化物半導体2の表面に転位が現れている場合には、その部分、例えば、第1の保護膜11の形成されていない窓部上部の表面等、に形成すると転位の低減の点で好ましい。このようなELOG成長の繰り返しは、2回以上行ってもよい。転位は、ELOG成長を繰り返して行うことにより、より転位の伝播を抑制できる傾向がある。

【0054】第1の工程において、第1の窒化物半導体2を成長させる方法としては、特に限定されないが、MOVPE(有機金属気相成長法)、HVPE(ハイドライド気相成長法)、MBE(分子線エピタキシー法)、MOCVD(有機金属化学気相成長法)等、窒化物半導体を成長させるのに知られている全ての方法を適用できる。好ましい成長方法としては、膜厚が50 μ m以下ではMOCVD法を用いると成長速度をコントロールし易い。また膜厚が50 μ m以下ではHVPEでは成長速度が速くてコントロールが難しい。

【0055】上記第1の工程で得られる窒化物半導体基板1と第1の窒化物半導体2からなるデバイス構造を形成するための基板は、転位が少なく、特に第1の保護膜11上部及び第1の凹凸13の凹部上部にはほとんど見られなくなり、素子の寿命特性を向上できる。更に、窒化物半導体のM軸方向に対して垂直に劈開すると良好な劈開面が得られると共に、劈開の際に基板の欠けや割れが発生しにくく歩留まりの向上も可能となる。

【0056】また更に、図1(a)、(b)、(c)及び(d)における第1の保護膜11及び第1の凹凸13は、その形状がストライプ形状であって、このストライプが窒化物半導体基板1のM軸方向、<1-100>、<10-10>及び<01-10>のいずれかのM軸方向に対して平行方向に形成されていると、窒化物半導体の横方向の成長を促進でき転位の伝播を抑制するのに好ましい。また、第1の保護膜11上部、及び第1の凹凸

13の凹部上部の第1の窒化物半導体表面には、上記したようにほとんど転位が見られなくなることから、これらの転位のほとんど見られない部分に、リッジ形状のストライプを形成すると寿命特性を向上させるのに好ましい。また、このようにリッジ形状のストライプが形成されていると、共振面を劈開により形成する際にも、窒化物半導体基板1のM軸方向に垂直に劈開することができ、良好な鏡面状の共振面が得られ易くなり好ましい。

【0057】次に、第1の工程のELOG成長により第1の窒化物半導体2を成長させるための窒化物半導体基板1について説明する。本発明において、窒化物半導体基板1としては、特に限定されないが、第1の窒化物半導体2を形成後、この形成面にデバイス構造を形成する際、及び劈開により共振面を形成する際等に、物理的強度があり欠けや割れ等の発生しにくい程度の膜厚を有し、第1の工程で得られる第1の窒化物半導体2の転位を低減し易いものが好ましい。具体的に、好ましい窒化物半導体基板1として、第1の窒化物半導体を成長させる面上の転位密度が $10^{10}/\text{cm}^2$ 以下、より好ましくは $10^9/\text{cm}^2$ 以下であるものが挙げられる。転位密度が上記範囲であると、窒化物半導体基板上にELOG成長により成長させる第1の窒化物半導体2の転位を低減させるのに好ましい。また、転位が少ないと、物理的強度も向上し、欠けや割れなどの防止の点でも好ましい。また窒化物半導体基板1として、好ましくは膜厚が $50\mu\text{m}\sim 1000\mu\text{m}$ であり、より好ましくは $80\mu\text{m}\sim 500\mu\text{m}$ である。このような膜厚であると、窒化物半導体基板1の物理的強度が向上し、歩留まり等の点で好ましい。また、窒化物半導体基板1を構成する組成としては、特に限定されないが、GaNよりなる窒化物半導体が挙げられる。窒化物半導体基板1は、アンドープでも、不純物がドーパされていてもよい。窒化物半導体基板1にn電極を形成する場合には、窒化物半導体基板1にn型不純物をドーパしてオーミック接触を有するようにする。また、窒化物半導体基板1の結晶性の点からはアンドープであることが好ましい。

【0058】本発明において、窒化物半導体基板1の形成方法としては、特に限定されないが、窒化物半導体の横方向の成長を利用し転位の低減される方法を含む方法が好ましい。例えば具体的な方法としては、好ましくは第2～第4の工程により得られる少なくとも第3の窒化物半導体を有する基板を得る方法が挙げられ、より好ましくは第2～第5の工程により得られる少なくとも第3の窒化物半導体及び第4の窒化物半導体を有する基板を得る方法が挙げられる。異種基板を除去する際に、パッファ層から第2の窒化物半導体は除去されても、残っていてもよいが、好ましくは反りや劈開性の点から除去されていることが好ましい。

【0059】本発明の窒化物半導体基板1が、第3の窒化物半導体であると転位の低減された結晶性の良好な窒

化物半導体基板1となるので、第1の窒化物半導体2の転位の低減及び結晶性の向上の点で好ましい。また、窒化物半導体基板1が第3及び第4の窒化物半導体であると、第3の窒化物半導体の除去面と成長面との面状態が異なるため反りが生じる傾向があるが、第3の窒化物半導体上に第4の窒化物半導体を成長させることにより反りを軽減させることができ、第1の工程でのELOG成長を良好に行う点で好ましい。また、第5の工程後に、第3の窒化物半導体の除去面側から研磨して、窒化物半導体基板1を第4の窒化物半導体のみとしてもよく、第4の窒化物半導体のみからなると、第3と第4の窒化物半導体との境目に生じている可能性のある酸化膜等による素子特性へ及ぼす可能性のある悪影響の原因を除去できるので、素子特性の向上の点で好ましい。

【0060】以下に図2～図5を用いて、第2の工程から順に説明する。第2の工程は、図2に示すように、窒化物半導体と異なる材料よりなる異種基板21上に成長速度を $10\mu\text{m}/\text{時間}$ 以下 $0.5\mu\text{m}/\text{時間}$ 以上で、窒化物半導体の横方向の成長を利用し転位の低減される方法（第2の工程のELOG成長）により第2の窒化物半導体22を成長させる工程である。上記第2の窒化物半導体22を成長させる成長速度は、上記のように $10\mu\text{m}/\text{時間}$ 以下 $0.5\mu\text{m}/\text{時間}$ 以上、好ましくは $7\mu\text{m}/\text{時間}$ 以下 $1\mu\text{m}/\text{時間}$ 以上、より好ましくは $5\mu\text{m}/\text{時間}$ 以下 $1.5\mu\text{m}/\text{時間}$ 以上である。成長速度が上記範囲であると、第2の工程のELOG成長の際に、転位の伝播を良好に抑制でき、また第2の窒化物半導体22の膜厚を調整するのに好ましい。このような成長速度を有する具体的な成長方法として、例えばMOCVDが挙げられる。

【0061】第2の工程において、異種基板21としては、窒化物半導体と異なる材料よりなる基板であればどのようなものでも良く、例えば、C面、R面、又はA面を主面とするサファイア、スピネル(MgAl_2O_4)のような絶縁性基板、SiC(6H、4H、3Cを含む)、ZnS、ZnO、GaAs、Si、及び窒化物半導体と格子整合する酸化物基板等、従来知られている窒化物半導体を成長させることができる基板材料を用いることができる。また、前記異種基板21の主面をオフアングルさせた基板、さらに好ましくはステップ状にオフアングルさせた基板を用いることもできる。このように異種基板の主面がオフアングルされていると転位がより少なくなる。

【0062】第2の窒化物半導体22としては、特に限定されないが、GaNよりなる窒化物半導体が好ましい。また、第2の窒化物半導体22は、アンドープでも、不純物をドーパされてもよい。第2の窒化物半導体22が、アンドープであると結晶性の点で好ましい。また、第2の工程でのELOG成長の際に、前記第1の工程のELOG成長の場合と同様に、p型不純物及び/ま

たはn型不純物をドーブすると、窒化物半導体の横方向の成長が促進され、転位の低減及び隣接の窒化物半導体同士の接合部分での空隙発生の防止の点で好ましい。第2の窒化物半導体22の膜厚は、特に限定されず、少なくとも第1の保護膜11や第1の凹凸13を覆うことのできる膜厚以上であり、例えば具体的な膜厚としては、好ましくは1~50 μm 、より好ましくは2~40 μm 、さらに好ましくは7~20 μm である。上記範囲の膜厚であると、第1の保護膜11等を良好に覆うことができ、転位の伝播の抑制の点で好ましい。

【0063】第2の工程において、第2の窒化物半導体22を成長させる第2の工程のELOG成長としては、特に限定されず、窒化物半導体の縦方向の成長速度に対して、窒化物半導体の横方向の成長速度が促進されるような方法であればよい。例えば従来公知のELOG成長や、既に本出願人が出願した明細書に記載の窒化物半導体の成長方法が挙げられる。本出願人が出願したものとしては、例えば特願平10-77245、同10-275826、同10-119377、同10-132831、同11-37827、同11-37826、同10-146431各号の明細書等に記載されているELOG成長などを用いることができる。

【0064】第2の工程において、ELOG成長の具体例の一実施の形態としては上記の各号明細書に記載されているが、例えば図2に示す、第2の保護膜12を用いる場合と、第2の凹凸14を形成する場合を挙げて第2の工程のELOG成長の一実施の形態を以下に説明する。図2の(a)~(d)に、第2の工程における、異種基板21上に、第2の保護膜12又は第2の凹凸14を用いて行うELOG成長により得られる第2の窒化物半導体22等を示す一実施の形態である模式的断面図を示す。まず、図2(a)は、異種基板21上に、薄膜の窒化物半導体25を成長させ、この表面上に第2の保護膜12を部分的に形成し、第2の保護膜12を形成した面上に第2の窒化物半導体22を成長させてなる模式的断面図である。図2(a)では、異種基板21上に薄膜の窒化物半導体25を成長させているが、薄膜の窒化物半導体25を省略してもよい。転位の低減のためには、薄膜の窒化物半導体25を形成することが好ましい。図2(b)は、異種基板21上に、薄膜の窒化物半導体25を成長させ、この薄膜の窒化物半導体25に凹凸を形成し、凹部底部及び凸部上部に、第2の保護膜12を形成し、この第2の保護膜12を形成した面上に第2の窒化物半導体22を成長させてなる模式的断面図である。図2(c)は、異種基板21上に、薄膜の窒化物半導体25を成長させ、この薄膜の窒化物半導体25に凹凸を形成し、凸部上部にのみ第2の保護膜12を形成し、この上から第2の窒化物半導体22を成長させてなる模式的断面図である。図2(d)は、異種基板21上に、薄膜の窒化物半導体25を成長させ、この薄膜の窒化物半

導体25に第2の凹凸14を形成し、この第2の凹凸14を形成した面上に第2の窒化物半導体22を成長させてなる模式的断面図である。

【0065】上記薄膜の窒化物半導体25としては、特に限定されないが、GaNよりなる窒化物半導体が挙げられる。また薄膜の窒化物半導体25は、アンドープでも、不純物をドーブされていてもよいが、結晶性の点からアンドープが好ましい。薄膜の窒化物半導体25は、高温、具体的には約900℃程度~1100℃、好ましくは1050℃で異種基板21上に成長される。薄膜の窒化物半導体25の膜厚は特に限定しないが、例えば100オングストローム以上、好ましくは1~10 μm 程度、より好ましくは1~5 μm の膜厚で形成することが望ましい。薄膜の窒化物半導体25の膜厚は、第2の保護膜12や第2の凹凸14を形成するための下地層となるので、保護膜や凹凸の形成されたかにより適宜調整させるものであり、上記範囲の膜厚であると、調整がし易くなる。

【0066】また、第2の工程において、図2(a)には示されているが、異種基板21上に、薄膜の窒化物半導体25を成長させる前(薄膜の窒化物半導体25を成長させない場合は第2の保護膜12を形成させる前)に、低温成長バッファ層を成長させてもよい。バッファ層としては、AlN、GaN、AlGaN、InGaN等が用いられる。バッファ層は、900℃以下300℃以上の温度で、膜厚0.5 μm ~10オングストロームで成長される。このように異種基板21上にバッファ層を900℃以下の温度で形成すると、異種基板21に接して成長される窒化物半導体と異種基板21との格子定数不正を緩和し第2の窒化物半導体22の転位が少なくなる傾向にある。

【0067】第2の工程において、第2の保護膜12の形成方法、形状及びサイズ、また第2の凹凸14の形成方法、形状及びサイズの詳細は、上記第1の工程の窒化物半導体基板1に形成される第1の保護膜11や第1の凹凸13の形成方法、形状及びサイズなどと同様である。但し、第1の工程では窒化物半導体基板1上に第1の保護膜11又は第1の凹凸13を形成するのに対して、第2の工程では異種基板21上に成長された薄膜の窒化物半導体25上等に形成される点が相違する。

【0068】ここで、第2の工程のELOG成長により得られた窒化物半導体基板1上に、第1の工程のELOG成長が行われるが、第1の工程のELOG成長と第2の工程のELOG成長とは、同一でも異なってもよい。例えば、第2の工程のELOG成長が図2の(b)の方法であり、第1の工程のELOG成長が図1の(d)の方法である、または第2の工程では図2(a)の方法で、第1の工程が図1の(a)の方法である等の種々の組み合わせで行ってもよい。このような第1の工程と第2の工程でのELOG成長の選択は、転位の低減

されやすいような条件や、量産する際に歩留まりの低下しにくい条件などを考慮して選択される。また、第1の保護膜11又は第1の凹凸13と、第2の保護膜12又は第2の凹凸14との形状がストライプ形状である場合、第1の工程で形成されるストライプ形状の第1の保護膜11や第1の凹凸13と、第2の工程で形成されるストライプ形状の第2の保護膜12や第2の凹凸14とが、平行に形成され、且つそれらは窒化物半導体基板1のM軸方向に対して平行方向となるように形成されることが好ましい。第1の工程と第2の工程での保護膜などが上記のように窒化物半導体基板1の3種あるM軸方向のうち、同一のM軸方向に対して平行方向に形成されていると、第1の工程でELOG成長により成長される第1の窒化物半導体2の横方向の成長が良好に促進され、転位の低減及び空隙の発生の防止の点で好ましい。

【0069】窒化物半導体基板1を構成するGaN結晶は、点対称であるので、劈開が容易となる3種のM軸方向のいずれかの方向に平行となるように第1の工程でストライプ形状の保護膜などを形成しても、同様の結果が得られるのではないかと推測される。しかし、実際に行って見ると、窒化物半導体基板1の3種あるM軸方向のうち、同一のM軸方向に平行となるように、第1の工程と第2の工程とで保護膜や凹凸などを形成すると、第1の工程のELOG成長が良好となり転位の低減された第1の窒化物半導体2の成長が良好となる傾向がある。

【0070】第1の保護膜又は第1の凹凸と、第2の保護膜又は第2の凹凸とが、窒化物半導体基板1の同一のM軸方向に対して平行方向となるようにする方法としては、窒化物半導体基板1の異種基板21等を除去した面には、CL等による転位分布の観察によると転位分布がストライプ状に観測され、このストライプ状の転位分布に沿って第1の保護等を形成したり、又はオリエンテーションフラット面（オリフラ面）が窒化物半導体のM軸方向に垂直となるようにし、このオリフラ面を基準にし、第1の工程と第2の工程で用いられる保護膜や凹凸を平行方向のストライプ形状として形成する。このように形成することにより、第1の保護膜と第2の保護膜、あるいは第1の保護膜と第2の凹凸、第1の凹凸と第2の保護膜、第1の凹凸と第2の凹凸等がそれぞれ窒化物半導体のM軸方向に平行となる。

【0071】また、前記したように、第2の工程で用いられる異種基板21としては、異種基板となる材料の主面をオフアングルさせた基板、さらにステップ状にオフアングルさせた基板を用いたほうが好ましい。オフアングルさせた基板を用いると、表面に3次元成長が見られず、ステップ成長があらわれ表面が平坦になり易い。更にステップ状にオフアングルされているサファイア基板のステップに沿う方向（段差方向）が、サファイアのA面に対して垂直に形成されていると、窒化物半導体のステップ面がレーザの共振器方向と一致し、レーザ光が表

面粗さにより乱反射されることが少なくなり好ましい。

【0072】更に好ましい異種基板としては、(0001)面[C面]を主面とするサファイア、(112-0)面[A面]を主面とするサファイア、又は(111)面を主面とするスピネルである。ここで異種基板が、(0001)面[C面]を主面とするサファイアであるとき、前記薄膜の窒化物半導体25等に形成される保護膜や凹凸のストライプ形状が、そのサファイアの(112-0)面[A面]に対して垂直なストライプ形状を有していること[窒化物半導体の(101-0)[M面]に平行方向にストライプを形成すること]が好ましく、また、オフアングルのオフ角 θ （図8に示す θ ）は好ましくは $0.1^\circ \sim 0.5^\circ$ 、より好ましくは $0.1^\circ \sim 0.2^\circ$ である。

【0073】また(112-0)面[A面]を主面とするサファイアであるとき、前記保護膜や凹凸のストライプ形状はそのサファイアの(11-02)面[R面]に対して垂直なストライプ形状を有していることが好ましく、また(111)面を主面とするスピネルであるとき、前記凹凸のストライプ形状はそのスピネルの(110)面に対して垂直なストライプ形状を有していることが好ましい。ここでは、保護膜や凹凸がストライプ形状の場合について記載したが、本発明においてサファイアのA面及びR面、スピネルの(110)面に窒化物半導体が横方向に成長し易いので、これらの面に第1の窒化物半導体の端面が形成されるように保護膜や凹凸の形成を考慮することが好ましい。

【0074】本発明において用いられる異種基板21について図を用いて更に詳細に説明する。図6はサファイアの結晶構造を示すユニットセル図である。まず、C面を主面とするサファイアを用い、凹凸はサファイアA面に対して垂直なストライプ形状とする場合について説明する。例えば、図7は主面側のサファイア基板の平面図である。この図はサファイアC面を主面とし、オリエンテーションフラット（オリフラ）面をA面としている。この図に示すように保護膜や凹凸のストライプをA面に対して垂直方向で、互いに平行なストライプを形成する。図7に示すように、サファイアC面上に窒化物半導体を選択成長させた場合、窒化物半導体は面内ではA面に対して平行な方向で成長しやすく、垂直な方向では成長しにくい傾向にある。従ってA面に対して垂直な方向でストライプを設けると、ストライプとストライプの間の窒化物半導体がつながって成長しやすくなり、ELOG成長が容易に可能となると考えられるが詳細は定かではない。

【0075】次に、A面を主面とするサファイア基板を用いた場合、上記C面を主面とする場合と同様に、例えばオリフラ面をR面とすると、R面に対して垂直方向に、互いに平行なストライプを形成することにより、ストライプ幅方向に対して窒化物半導体が成長しやすい傾

向にあるため、転位の少ない窒化物半導体層を成長させることができる。

【0076】また次に、スピネル ($MgAl_2O_4$) に対しても、窒化物半導体の成長は異方性があり、窒化物半導体の成長面を (111) 面とし、オリフラ面を (110) 面とすると、窒化物半導体は (110) 面に対して平行方向に成長しやすい傾向がある。従って、(110) 面に対して垂直方向にストライプを形成すると窒化物半導体層と隣接する窒化物半導体同士が保護膜の上部でつながって、転位の少ない結晶を成長できる。なおスピネルは四方晶であるため特に図示していない。

【0077】次に、本発明の成長方法において、図3に示すように、第3の工程では、上記第2の工程のELOG成長により形成された第2の窒化物半導体22上に、成長速度を $500\mu m/時間$ 以下 $10\mu m/時間$ 以上で、第3の窒化物半導体23を成長させる。第3の工程で、第3の窒化物半導体23を成長させる成長速度は、上記のように $500\mu m/時間$ 以下 $10\mu m/時間$ 以上、好ましくは $100\mu m/時間$ 以下 $50\mu m/時間$ 以上である。第3の窒化物半導体23を成長させる速度が、上記範囲であると、第3の窒化物半導体23を上記の膜厚に成長させる際に、異常成長が防止でき、更に第3の窒化物半導体23の成長面がきれいとなり好ましい。例えば成長速度が上記範囲となる具体的な方法としては、例えばHVPE等が挙げられる。

【0078】第3の工程で成長される第3の窒化物半導体23としては、特に限定されないが、GaNからなる窒化物半導体が結晶性の点などから好ましい。また、第3の窒化物半導体23は、アンドープでも不純物をドーブされてもよいが、アンドープであると結晶性の点で好ましい。

【0079】第3の窒化物半導体23の膜厚は、前記第2の窒化物半導体22の膜厚より厚く成長される。第3の窒化物半導体23の膜厚としては、特に限定されないが、後述の第4の工程で少なくとも異種基板21を除去された後、第1の工程を行う際やデバイス構造を形成する際等の物理的強度に耐えられ、欠けや割れ等の生じにくい膜厚以上で、装置の大きさや操作がし易い範囲の膜厚が望ましい。例えば、第3の窒化物半導体23の具体的な膜厚としては、好ましくは $50\mu m \sim 1000\mu m$ 、より好ましくは $80\mu m \sim 500\mu m$ である。このような範囲の膜厚であると、第3の窒化物半導体23を窒化物半導体基板1とした場合に、操作性よく、また欠けや割れ等の発生が防止でき好ましい。

【0080】次に、図4に示すように、第4の工程では、第3の工程で第3の窒化物半導体23を成長後に、少なくとも異種基板21を除去して、少なくとも第3の窒化物半導体23を有する第1の工程で用いられる窒化物半導体基板1とする。第4の工程で除去される部分としては、少なくとも異種基板21が除去されていればよ

く、図2のバッファ層、薄膜の窒化物半導体25、又は第2の保護膜13等を有していても、劈開により共振面を形成できる。好ましくは異種基板21～第2の窒化物半導体22までが除去されていると、第3の窒化物半導体23の反りの軽減の点で好ましく、更に保護膜上の空隙の発生の可能性のある第2の窒化物半導体22を除去すると劈開性がより良好となる。また、第4の工程で除去される部分は、製造工程での操作性のし易さや、反り等を考慮して、第3の窒化物半導体の一部までを除去してもよい。第3の窒化物半導体23から異種基板21等を除去する方法としては、例えば研磨等の方法が挙げられる。また、第3の窒化物半導体23を第1の工程での窒化物半導体基板1とする場合、第3の窒化物半導体23の異種基板21等を除去した面とは反対の面上に第1の工程のELOG成長を行う。

【0081】次に、第5の工程を有する場合について説明する。図5に示すように、上記第4の工程後に、第5の工程において、第3の窒化物半導体23の異種基板21等を除去した面とは反対の面上に、成長速度を $500\mu m/時間$ 以下 $10\mu m/時間$ 以上で、第4の窒化物半導体24を成長させる。第5の工程を有する場合は、第1の工程での窒化物半導体基板1は、少なくとも第3の窒化物半導体と第4の窒化物半導体とからなり、好ましくは第3と第4の窒化物半導体のみからなる。

【0082】また、本発明の成長方法において、第5の工程を有する場合、第4の窒化物半導体24を成長後に第3の窒化物半導体23を除去し、第1の工程で用いられる窒化物半導体基板1として、第4の窒化物半導体24のみからなるものを用いてもよい。第5の工程後に、第3の窒化物半導体23を除去して、第4の窒化物半導体24のみにすると、第3と第4の窒化物半導体との境界部分が除去されるので、境界部分に生じると思われる酸化膜を除去でき素子特性(寿命特性等)の向上の点で好ましい。第4の窒化物半導体のみを第1の工程で用いる窒化物半導体基板1とする場合、第4の窒化物半導体の膜厚は、特に限定されないが、例えば $80 \sim 500\mu m$ の膜厚を有することが物理的強度の点で好ましい。

【0083】第4の窒化物半導体24としては、特に限定されないが、上記第3の窒化物半導体23と同様の窒化物半導体を挙げることができる。第4の窒化物半導体の成長速度は、上記のように $500\mu m/時間$ 以下 $10\mu m/時間$ 以上であり、好ましくは上記第3の窒化物半導体23を成長させる場合と同様である。このように異種基板21を除去した後で、第3の窒化物半導体23の成長面に第4の窒化物半導体24を成長させると、第3の窒化物半導体23の反りが軽減され、第1の工程やデバイス工程等を良好に行える。また、第4の窒化物半導体24を成長させるとより結晶性が向上し、第4の窒化物半導体24上に上記第1の工程を行うと、第1の窒化物半導体2の転位の低減及び結晶性の向上の点で好まし

い。

【0084】第4の窒化物半導体24の膜厚は、特に限定されず、第4の窒化物半導体24の膜厚が厚いほど反りが軽減され結晶性の向上の点で好ましいが、あまり厚膜にすると操作性等が低下する場合や装置の大きさに限りがあるので、第3の窒化物半導体23と第4の窒化物半導体24の膜厚の合計が1000 μ m以下、好ましくは800 μ m以下、好ましくは400 μ m以下となることが好ましく、少なくとも第3と第4の窒化物半導体の膜厚が共に80 μ m以上であることが好ましい。膜厚がこの範囲であると物理的強度及び操作性等の点で好ましい。この場合、第3の窒化物半導体23の膜厚は、上記の膜厚の範囲で且つ第3と第4の窒化物半導体の膜厚の合計が1000 μ m以下となるように調整される。

【0085】次に、上記本発明の窒化物半導体の成長方法により得られる本発明の基板上に、デバイス構造を形成してなる窒化物半導体素子について説明する。本発明の窒化物半導体素子は、上記本発明の方法により得られる窒化物半導体の基板上（窒化物半導体基板1上に成長された第1の窒化物半導体2上）に、少なくともn型窒化物半導体、活性層、及びp型窒化物半導体を有するデバイス構造が形成されてなる素子が挙げられる。上記素子を構成するn型窒化物半導体などは、特に限定されず、従来公知のデバイス構造を適宜用いることができる。デバイス構造の一実施の形態としては、後述の実施例に示されるものが挙げられる。しかし、本発明はこれに限定されない。また、電極や素子の形状なども特に限定されず、公知の種々のものを用いることができる。つまり、前記本発明の窒化物半導体の成長方法により得られる基板が転位の低減された良好な基板であるので、デバイス構造の種類により差あるものの、寿命特性を良好にすることができるものである。また、基板は窒化物半導体からなるので窒化物半導体のM軸方向に垂直な面で良好に劈開できる。

【0086】また本発明において、好ましい窒化物半導体素子としては、例えばレーザ素子において、発光領域がリッジ形状のストライプであるものが寿命特性などの素子特性の点から挙げられる。より好ましい素子としては、リッジ形状のストライプが、上記第1の工程で形成されるストライプ形状の第1の保護膜11及び第1の凹凸13のストライプ方向に平行に形成され、さらに好ましくはストライプ形状の第1の保護膜11の保護膜上部及び第1の凹凸13の凹部上部に形成されることが寿命特性を向上させる点で好ましい。第1の工程のELOG成長の種類によって、第1の窒化物半導体2表面の平均の転位密度に差はあるが、第1の保護膜11上部及び第1の凹凸13の凹部上部には転位がほとんど見られなくなることから、この部分に発光領域、例えば上記のようなリッジ形状のストライプを形成すると、レーザ素子などを作動中に転位の伝播を防止でき素子劣化を抑制し寿

命特性の向上が可能となる。

【0087】

【実施例】以下に本発明の一実施の形態である実施例を示し、更に本発明を詳細に説明する。しかし本発明はこれに限定されない。

【0088】【実施例1】以下に図1(a)に示される窒化物半導体基板1と第1の窒化物半導体2からなる窒化物半導体の基板を製造させる工程を示す。（第2の工程から第4の工程は図2～図4を参照）

10 【0089】【窒化物半導体基板1の製造】

（第2の工程）異種基板21として、C面を主面とし、オリフラ面をA面とするサファイア基板21を用い、このサファイア基板21をMOCVDの反応容器内にセットし、温度を510℃にして、キャリアガスに水素、原料ガスにアンモニアとTMG（トリメチルガリウム）とを用い、サファイア基板21上にGaNよりなるバッファ層を200オングストロームの膜厚で成長させる。

20 【0090】バッファ層成長後、TMGのみ止めて、温度を1050℃まで上昇させ、1050℃になったら、原料ガスにTMG、アンモニア、シランガスを用い、アンドープGaNよりなる薄膜の窒化物半導体25を5 μ mの膜厚で成長させる。バッファ層と薄膜の窒化物半導体25とを積層したウェーハの、その薄膜の窒化物半導体25の上にストライプ状のフォトリソマスクを形成し、CVD装置によりストライプ幅18 μ m、窓部2 μ mのSiO₂よりなる第2の保護膜12を0.5 μ mの膜厚で形成する。なお、第2の保護膜12のストライプ方向はサファイアA面に対して垂直な方向、つまり図7に示すように、オリフラ面に対して垂直な方向でとする。このように形成すると、サファイアのA面に垂直な方向が、窒化物半導体のM軸方向に対して平行方向となる。

30 【0091】第2の保護膜12を形成後、ウェーハをMOCVDの反応容器に移し、1050℃にて、原料ガスにTMG、アンモニア、シランガス、Cp₂Mg（シクロペンタジエニルマグネシウム）を用い、SiとMgの不純物を $5 \times 10^{17} / \text{cm}^3$ ドープしたGaNよりなる第2の窒化物半導体22をMOCVD装置により15 μ mの膜厚で成長させる。SiとMgの不純物は第2の窒化物半導体22の成長と同時にドープされる。但し、第2の窒化物半導体22の成長速度は、3 μ m/時間とした。

40 【0092】得られた第2の窒化物半導体22の表面をCL（カソードルミネッセンス）により観察すると、第2の保護膜12上部はほとんど結晶欠陥が見られず、窓部上部は 8×10^3 個/ cm^2 程度観測された。転位密度は、観測される部分によりやや差が生じる場合がある。

50 【0093】（第3の工程）次に、第2の窒化物半導体22上に、アンドープのGaNからなる第3の窒化物半導体23をHVPE装置により200 μ mの膜厚で成長させる。但し、第3の窒化物半導体23の成長速度は、

50 μm /時間とした。

【0094】(第4の工程)次に、第3の窒化物半導体23を成長後に、サファイア基板21から第2の窒化物半導体22までを研磨により除去して第3の窒化物半導体24のみの窒化物半導体基板1が得られる。得られた第3の窒化物半導体24のサファイア基板などを除去した面には、ストライプ状に転位のほとんどない部分とやや転位の多い部分とが存在している。一方、第3の窒化物半導体24の成長面は、平均的に転位密度が 1×10^7 個/ cm^2 程度存在している。

【0095】[本発明の基板の製造]

(第1の工程)上記の第3の窒化物半導体23からなる窒化物半導体基板1上に、第3の窒化物半導体23の除去面のストライプ状の転位分布と平行となるような窒化物半導体のM軸方向に対して平行方向に、第1の保護膜11を第3の窒化物半導体23の成長面(除去面とは反対の面)に、上記第2の工程で形成した第2の保護膜12と同様に形成する。第1の保護膜11を形成後、第1の窒化物半導体2をMOCVD装置で15 μm の膜厚で成長させる。第1の窒化物半導体2の表面の転位密度は、窓部上部の表面にはわずかな転位が見られるが、第1の保護膜11上部の第1の窒化物半導体2の表面にはほとんど転位が見られない。

【0096】[実施例2]実施例1において、第3の工程で成長される第3の窒化物半導体23の膜厚を150 μm とし、更に第4の工程後に下記第5の工程を追加する他は同様にしてデバイス構造を形成するための基板を製造する。

(第5の工程)サファイア基板等を除去された第3の窒化物半導体23の成長面上に、アンドープのGaNからなる第4の窒化物半導体24を、HVPE装置により、200 μm の膜厚で成長させる(図5)。

【0097】得られた第3の窒化物半導体23と第4の窒化物半導体24からなる窒化物半導体基板1上に第1の工程のELOG成長をさせる。第3の窒化物半導体23の成長面に第4の窒化物半導体24を成長させると反りが軽減され、第1の工程でのELOG成長が実施例1より良好となり、転位の良好に低減された第1の窒化物半導体2を得ることができる。

【0098】[実施例3]以下に図1(b)に示される窒化物半導体基板1と第1の窒化物半導体2からなる窒化物半導体の基板を製造させる工程を示す。(第2の工程から第5の工程は図2~図5を参照)

【0099】(第2の工程)異種基板21として、2インチφ、C面を主面とし、オリフラ面をA面とするサファイア基板21をMOCVDの反応容器内にセットし、温度を510℃にして、キャリアガスに水素、原料ガスにアンモニアとTMG(トリメチルガリウム)とを用い、サファイア基板21上にGaNよりなるバッファ層(図示されていない)を約200オングストロームの膜

厚で成長させる。

【0100】バッファ層を成長後、TMGのみ止めて、温度を1050℃まで上昇させる。1050℃になったら、原料ガスにTMG、アンモニアを用い、アンドープのGaNよりなる薄膜の窒化物半導体25を2 μm の膜厚で成長させる。

【0101】薄膜の窒化物半導体25を成長後、ストライプ状のフォトマスクを形成し、スパッタ装置によりストライプ幅15 μm 、ストライプ間隔(凹部の開口部)3 μm のSiO₂よりなる第2の保護膜12を0.5 μm の膜厚で形成し、続いて、RIE装置により薄膜の窒化物半導体25の途中までエッチングして凹凸を形成することにより薄膜の窒化物半導体25の凹部側面を露出させる。なお、ストライプ方向は、図7に示すように、オリフラ面に対して垂直な方向で形成する。このようにオリフラ面に垂直な方向で成長させると、オリフラ面に垂直な方向が窒化物半導体のM軸方向に対して平行方向となる。

【0102】薄膜の窒化物半導体25に、凹凸を形成した後、凹凸を形成した薄膜の窒化物半導体25の表面にスパッタ装置により保護膜材料を形成し、CF₄とO₂ガスにより、凹凸を形成したことにより形成された第2の窒化物半導体22の凹部側面の保護膜をエッチングにより除去して凹部側面を露出させ、凸部上部及び凹部底部に第2の保護膜12を形成する。

【0103】第2の保護膜12を形成後、MOCVDの反応容器内にセットし、温度を1050℃で、原料ガスにTMG、アンモニア、シランガス、Cp₂Mgを用い、成長と同時にSiとMgの不純物を 5×10^{17} /cm³ドープしたGaNよりなる第2の窒化物半導体22をMOCVD装置により15 μm の膜厚で成長させる。但し、第2の窒化物半導体22の成長速度は、2 μm /時間として行った。

【0104】得られた第2の窒化物半導体22の表面をCL(カソードルミネッセンス)により観察すると、転位は非常に低減されている。但し、第2の窒化物半導体22の表面には、第2の保護膜12のストライプ方向と平行に転位の分布がわずかに見られる。この転位の分布は、他のほとんど転位の見られない部分とを相対的に比較した場合である。

【0105】(第3の工程)次に、第2の窒化物半導体22上に、アンドープのGaNからなる第3の窒化物半導体23をHVPE装置により100 μm の膜厚で成長させる。但し、第3の窒化物半導体23の成長速度は、50 μm /時間とした。

【0106】(第4の工程)次に、第3の窒化物半導体23を成長後に、サファイア基板21から第2の窒化物半導体22までを研磨により除去して第3の窒化物半導体23のみとする。第3の窒化物半導体23の除去面には、第2の窒化物半導体23の表面にわずかに分布して

いた転位分布とほぼ同様のものが見られる。

【0107】(第5の工程)次に、第3の窒化物半導体23の成長面上に、アンドープのGa_{0.9}N_{0.1}からなる第4の窒化物半導体24を、HVPE装置により、250μmの膜厚で成長させる。得られた第3の窒化物半導体23と第4の窒化物半導体24からなる窒化物半導体基板【図2(b)】の表面には、わずかな転位がほぼ均一に見られる。

【0108】(第1の工程)上記の第3の窒化物半導体23と第4の窒化物半導体24からなる窒化物半導体基板1上に、第3の窒化物半導体23の除去面のストライプ状の非常にわずかな転位分布と平行となるような窒化物半導体のM軸方向に対して平行方向に、第1の保護膜11を第4の窒化物半導体24の成長面に、上記第2の工程で形成したように、凹凸を形成後に第2の保護膜12を形成したのと同様に、凹部底部と凸部上部に第1の保護膜11を形成する。第1の保護膜11を形成後、第1の窒化物半導体2をMOCVD装置で15μmの膜厚で成長させる。第1の窒化物半導体2の表面の転位は、全体的にほとんど見られない。そして、窒化物半導体基板1と第1の窒化物半導体2からなる基板1【図1(b)】は、転位がほとんど見られず、欠けや割れが発生しにくい。

【0109】[実施例4]以下に図1(c)の基板を製造する方法について記載する。

(第2の工程)異種基板1として、2インチφ、C面を主面とし、オリフラ面をA面とするサファイア基板1を反応容器内にセットし、温度を510℃にして、キャリアガスに水素、原料ガスにアンモニアとTMG(トリメチルガリウム)とを用い、サファイア基板1上にGa_{0.9}N_{0.1}よりなるバッファ層(図示されていない)を約200オングストロームの膜厚で成長させる。

【0110】バッファ層を成長後、TMGのみ止めて、温度を1050℃まで上昇させる。1050℃になったら、原料ガスにTMG、アンモニアを用い、アンドープのGa_{0.9}N_{0.1}よりなる薄膜の窒化物半導体25を2μmの膜厚で成長させる。

【0111】薄膜の窒化物半導体25を成長後、ストライプ状のフォトリソを形成し、スパッタ装置によりストライプ幅15μm、ストライプ間隔(凹部の開口部)2μmのSiO₂よりなる第2の保護膜11を0.5μmの膜厚で形成し、続いて、RIE装置によりサファイア基板1が露出するまで薄膜の窒化物半導体25をエッチングして凹凸を形成することにより薄膜の窒化物半導体25の凹部側面を露出させることにより凸部上部のみに第2の保護膜12を形成する。凹部側面の幅dはほぼ2μmである。なお、ストライプ方向は、図7に示すように、オリフラ面に対して垂直な方向であり、窒化物半導体のM軸方向に対して平行方向となる。

【0112】第2の保護膜12を形成後、反応容器内に

セットし、温度を1050℃で、原料ガスにTMG、アンモニア、シランガス、Cp₂Mgを用い、成長と同時にSiとMgの不純物を $5 \times 10^{17} / \text{cm}^3$ ドープしたGa_{0.9}N_{0.1}よりなる第2の窒化物半導体22を、MOCVD装置により、15μmの膜厚で成長させる。第2の窒化物半導体22の成長速度は、2μm/時間である。

【0113】(第3の工程)次に第2の窒化物半導体22上に、アンドープのGa_{0.9}N_{0.1}からなる第3の窒化物半導体23を、HVPE装置により、150μmの膜厚に成長させる。成長速度は、50μm/時間である。

【0114】(第4の工程)第3の窒化物半導体23を成長後、サファイア基板から第2の窒化物半導体22までを除去し、第3の窒化物半導体23のみとする。第3の窒化物半導体23の除去面には、わずかな転位が第2の保護膜12と平行にストライプ状に分布している。

【0115】(第5の工程)第3の窒化物半導体23の成長面上に、アンドープのGa_{0.9}N_{0.1}からなる第4の窒化物半導体24を、HVPE装置により、200μmの膜厚に成長させる。成長速度は、50μm/時間である。以上の工程を経ることにより、第3の窒化物半導体23と第4の窒化物半導体24からなる窒化物半導体基板1

【図2(c)】を得ることができる。得られた窒化物半導体基板1の表面には 1×10^7 個/cm²程度の転位が見られる。

【0116】(第1の工程)次に、上記の第3の窒化物半導体23と第4の窒化物半導体24からなる窒化物半導体基板1の表面に、ストライプ状のフォトリソを形成し、スパッタ装置によりストライプ幅15μm、ストライプ間隔(凹部の開口部の幅w)2μmのSiO₂よりなる第1の保護膜11を0.5μmの膜厚で形成し、続いて、RIE装置により凹部側面の幅dがほぼ2μmの深さにエッチングして凹凸を形成することにより、凸部上部にのみ第1の保護膜11を形成する。形成された第1の保護膜11のストライプ方向は、第2の保護膜12のストライプ方向と平行となるように、窒化物半導体基板1の3種あるM軸方向のうち同一のM軸方向に対して平行方向である。

【0117】上記のように凸部上部のみに第1の保護膜11を形成した後、第1の窒化物半導体2を、30μmの膜厚で成長させる。第1の窒化物半導体2の表面の転位は、窓部上部の表面にわずかにストライプ状に分布しているが、全体的に転位が非常に低減された窒化物半導体基板1と第1の窒化物半導体2からなる基板【図1(c)】を得ることができる。

【0118】[実施例5]以下に、図1(d)に示される基板を製造する方法についての一実施の形態である。

(第2の工程から第5の工程は図2(d)~図5を参照)

(第2の工程)異種基板21として、2インチφ、C面を主面とし、オリフラ面をA面とするサファイア基板2

10

20

30

40

50

1を反応容器内にセットし、温度を510℃にして、キャリアガスに水素、原料ガスにアンモニアとTMG（トリメチルガリウム）とを用い、サファイア基板21上にGa₂Nよりなるバッファ層（図示されていない）を約200オングストロームの膜厚で成長させる。

【0119】バッファ層を成長後、TMGのみ止めて、温度を1050℃まで上昇させる。1050℃になったら、原料ガスにTMG、アンモニア、シランガスを用い、Siを $1 \times 10^{18} / \text{cm}^2$ ドープしたGa₂Nよりなる薄膜の窒化物半導体層25を2μmの膜厚で成長させる。

【0120】薄膜の窒化物半導体層25を成長後、ストライプ状のフォトマスクを形成し、スパッタ装置によりストライプ幅（凸部の上部になる部）5μm、ストライプ間隔（凹部底部となる部分）10μmにパターンニングされたSiO₂膜を形成し、続いて、RIE装置によりSiO₂膜の形成されていない部分の薄膜の窒化物半導体層25を薄膜の窒化物半導体25が残る程度に途中でエッチングして凹凸を形成することにより、凹部側面に薄膜の窒化物半導体25を露出させる。凹凸を形成した後、凸部上部のSiO₂を除去することにより第2の凹凸14を形成する。なお、第2の凹凸14のストライプ方向は、図7に示すように、オリフラ面に対して垂直な方向で形成する。

【0121】次に、反応容器内にセットし、温度を1050℃で、原料ガスにTMG、アンモニア、シランガスを用い、アンドープのGa₂Nよりなる第2の窒化物半導体層22を、MOCVD装置により、15μmの膜厚で成長させる。成長速度は、2μm/時間である。

【0122】（第3の工程）上記第2の窒化物半導体22上に、アンドープのGa₂Nからなる第3の窒化物半導体23を、HVPE装置により、100μmの膜厚で成長させる。成長速度は、50μm/時間である。

【0123】（第4の工程）第3の窒化物半導体23を成長後に、サファイア基板1から第2の窒化物半導体までを除去して、単独の第3の窒化物半導体23とする。

【0124】（第5の工程）第4の工程で得られた第3の窒化物半導体23の成長面上に、アンドープのGa₂Nからなる第4の窒化物半導体24を、HVPE装置により、200μmの膜厚で成長させる。成長速度は、50μm/時間である。

【0125】上記の工程を経ることにより、第3の窒化物半導体23と第4の窒化物半導体24からなる窒化物半導体基板が得られる。得られた第4の窒化物半導体24表面には、 5×10^6 個/cm²程度の転位が見られた。また、第3の窒化物半導体23の除去面には転位の分布が、凹部開口部から成長した部分にはほとんど転位が見られないが、凸部上部から成長した部分には 1×10^7 個/cm²程度の転位が第2の凹凸13のストライプ方向に平行に分布している。

【0126】（第1の工程）次に、図1（c）の基板を成長させる。上記の第3の窒化物半導体23と第4の窒化物半導体24からなる窒化物半導体基板1上に、上記第2の工程で形成した第2の凹凸14と同様に、第1の凹凸13を形成する。但し、第1の凹凸13のストライプ方向は、第2の凹凸14のストライプ方向と平行となるように、上記第3の窒化物半導体23の除去面に分布しているストライプ状の転位と平行となるように形成することで、窒化物半導体のM軸方向に対して平行方向となる。この第1の凹凸13を有する上にアンドープのGa₂Nからなる第1の窒化物半導体2を20μmの膜厚で成長させる。得られた窒化物半導体基板1と第1の窒化物半導体2とからなる基板の表面は、凹部開口部から成長した部分には転位がほとんど見られず、凸部上部から成長した部分には転位がわずかに見られる程度である。また基板は欠け等の防止される程度の膜厚を有している。

【0127】〔実施例6〕実施例5において、第5の工程で第4の窒化物半導体24を300μmの膜厚で成長させ、その後第3の窒化物半導体23を研磨して除去し、ほぼ250μmの膜厚の第4の窒化物半導体24を第1の工程で用いられる窒化物半導体基板1とする他は同様にして本発明の基板を製造する。得られた本発明の基板は、実施例5と同様に、転位が低減され、特に凹部上部の表面には、転位がほとんど見られない。

【0128】以下に、上記本発明の窒化物半導体の成長方法により得られた本発明の基板を用いてなる、本発明の窒化物半導体素子の一実施の形態である窒化物半導体素子の実施例を示す。しかし本発明はこれに限定されない。

〔実施例7〕実施例1により得られた第3の窒化物半導体23からなる窒化物半導体の基板上に第1の窒化物半導体2を成長させてなる基板上に、以下のデバイス構造を順に成長させる。

【0129】（アンドープn型コンタクト層）〔図9には図示されていない〕窒化物半導体の基板上に、1050℃で原料ガスにTMA（トリメチルアルミニウム）、TMG、アンモニアガスをを用いアンドープのAl_{0.5}Ga_{0.5}Nよりなるn型コンタクト層を1μmの膜厚で成長させる。

（n型コンタクト層72）次に、同様の温度で、原料ガスにTMA、TMG及びアンモニアガスをを用い、不純物ガスにシランガス（SiH₄）を用い、Siを $3 \times 10^{18} / \text{cm}^2$ ドープしたAl_{0.5}Ga_{0.5}Nよりなるn型コンタクト層72を3μmの膜厚で成長させる。

【0130】（クラック防止層73）次に、温度を800℃にして、原料ガスにTMG、TMI（トリメチルインジウム）及びアンモニアを用い、不純物ガスにシランガスをを用い、Siを $5 \times 10^{18} / \text{cm}^2$ ドープしたIn_{0.5}Ga_{0.5}Nよりなるクラック防止層73を0.15

μmの膜厚で成長させる。

【0131】(n型クラッド層74)次に、温度を1050℃にして、原料ガスにTMA、TMG及びアンモニアを用い、アンドープの $Al_{0.1}Ga_{0.9}N$ よりなるA層を25オングストロームの膜厚で成長させ、続いて、TMAを止め、不純物ガスとしてシランガスを用い、Siを $5 \times 10^{18}/cm^3$ ドープしたGa_{0.9}NよりなるB層を25オングストロームの膜厚で成長させる。そして、この操作をそれぞれ160回繰り返してA層とB層の積層し、総膜厚8000オングストロームの多層膜(超格子構造)よりなるn型クラッド層74を成長させる。

【0132】(n型ガイド層75)次に、同様の温度で、原料ガスにTMG及びアンモニアを用い、アンドープのGa_{0.9}Nよりなるn型ガイド層75を0.075μmの膜厚で成長させる。

【0133】(活性層76)次に、温度を800℃にして、原料ガスにTMI、TMG及びアンモニアを用い、不純物ガスとしてシランガスを用い、Siを $5 \times 10^{18}/cm^3$ ドープした $In_{0.01}Ga_{0.99}N$ よりなる障壁層を100オングストロームの膜厚で成長させる。続いて、シランガスを止め、アンドープの $In_{0.1}Ga_{0.9}N$ よりなる井戸層を50オングストロームの膜厚で成長させる。この操作を3回繰り返す、最後に障壁層を積層した総膜厚550オングストロームの多重量子井戸構造(MQW)の活性層76を成長させる。

【0134】(p型電子閉じ込め層77)次に、同様の温度で、原料ガスにTMA、TMG及びアンモニアを用い、不純物ガスとして Cp_2Mg (シクロペンタジエニルマグネシウム)を用い、Mgを $1 \times 10^{19}/cm^3$ ドープした $Al_{0.4}Ga_{0.6}N$ よりなるp型電子閉じ込め層77を100オングストロームの膜厚で成長させる。

【0135】(p型ガイド層78)次に、温度を1050℃にして、原料ガスにTMG及びアンモニアを用い、アンドープのGa_{0.9}Nよりなるp型ガイド層78を0.075μmの膜厚で成長させる。このp型ガイド層78は、アンドープとして成長させるが、p型電子閉じ込め層77からのMgの拡散により、Mg濃度が $5 \times 10^{16}/cm^3$ となりp型を示す。

【0136】(p型クラッド層79)次に、同様の温度で、原料ガスにTMA、TMG及びアンモニアを用い、アンドープの $Al_{0.1}Ga_{0.9}N$ よりなるA層を25オングストロームの膜厚で成長させ、続いて、TMAを止め、不純物ガスとして Cp_2Mg を用い、Mgを $5 \times 10^{18}/cm^3$ ドープしたGa_{0.9}NよりなるB層を25オングストロームの膜厚で成長させる。そして、この操作をそれぞれ100回繰り返してA層とB層の積層し、総膜厚5000オングストロームの多層膜(超格子構造)よりなるp型クラッド層79を成長させる。

【0137】(p型コンタクト層80)次に、同様の温度で、原料ガスにTMG及びアンモニアを用い、不純物

ガスとして Cp_2Mg を用い、Mgを $1 \times 10^{19}/cm^3$ ドープしたGa_{0.9}Nよりなるp型コンタクト層80を150オングストロームの膜厚で成長させる。

【0138】反応終了後、反応容器内において、ウェハを窒素雰囲気中、700℃でアニーリングを行い、p型層を更に低抵抗化する。アニーリング後、ウェハを反応容器から取り出し、最上層のp側コンタクト層の表面に SiO_2 よりなる保護膜を形成して、RIE(反応性イオンエッチング)を用い $SiCl_4$ ガスによりエッチングし、図10に示すように、n電極を形成すべきn側コンタクト層2の表面を露出させる。次に図10(a)に示すように、最上層のp側コンタクト層80のほぼ全面に、PVD装置により、 Si 酸化物(主として、 SiO_2)よりなる第1の保護膜61を0.5μmの膜厚で形成した後、第1の保護膜61の上に所定の形状のマスクをかけ、フォトレジストよりなる第3の保護膜63を、ストライプ幅1.8μm、厚さ1μmで形成する。次に、図10(b)に示すように第3の保護膜63形成後、RIE(反応性イオンエッチング)装置により、 CF_4 ガスを用い、第3の保護膜63をマスクとして、前記第1の保護膜をエッチングして、ストライプ状とする。その後エッチング液で処理してフォトレジストのみを除去することにより、図10(c)に示すようにp側コンタクト層80の上にストライプ幅1.8μmの第1の保護膜61が形成できる。

【0139】さらに、図10(d)に示すように、ストライプ状の第1の保護膜61形成後、再度RIEにより $SiCl_4$ ガスを用いて、p側コンタクト層10、およびp側クラッド層89をエッチングして、ストライプ幅1.8μmのリッジ形状のストライプを形成する。但し、リッジ形状のストライプは、図9に示すように、ELOG成長を行う際に形成した第1の保護膜11の上部で且つ第1の保護膜11の中心部分を避けるように形成される。リッジストライプ形成後、ウェハをPVD装置に移送し、図10(e)に示すように、Zr酸化物(主として ZrO_2)よりなる第2の保護膜62を、第1の保護膜61の上と、エッチングにより露出されたp側クラッド層79の上に0.5μmの膜厚で連続して形成する。このようにZr酸化物を形成すると、p-n面の絶縁をとるためと、横モードの安定を図ることができ好ましい。次に、ウェハをフッ酸に浸漬し、図10(f)に示すように、第1の保護膜61をリフトオフ法により除去する。

【0140】次に図10(g)に示すように、p側コンタクト層80の上の第1の保護膜61が除去されて露出したそのp側コンタクト層の表面にNi/Auよりなるp電極20を形成する。但しp電極20は100μmのストライプ幅として、この図に示すように、第2の保護膜62の上に渡って形成する。第2の保護膜62形成後、図9に示されるように露出させたn側コンタクト層

72の表面にはTi/Alよりなるn電極21をストライプと平行な方向で形成する。

【0141】以上のようにして、n電極とp電極とを形成したウェーハを、ストライプ状の電極に垂直な方向で、基板側からバー状に劈開し、劈開面(11-00面、六角柱状の結晶の側面に相当する面=M面)に共振器を作製する。共振器面にSiO₂とTiO₂よりなる誘電体多層膜を形成し、最後にp電極に平行な方向で、バーを切断して図9に示すようなレーザ素子とする。得られたレーザ素子をヒートシンクに設置し、それぞれの電極をワイヤーボンディングして、室温でレーザ発振を試みた。その結果、室温においてしきい値2.5kA/cm²、しきい値電圧5Vで、発振波長400nmの連続発振が確認され、室温で1万時間以上の寿命を示す。更に、デバイス構造の形成時や共振面を劈開により形成する際等に欠けや割れが防止され、良好な共振面が得られ更に歩留まりが向上する。

【0142】[実施例8] 実施例7において、窒化物半導体の基板として、実施例2～実施例6の基板をそれぞれ用いる他は同様にして、レーザ素子を作製した。得られた5種のレーザ素子は、実施例7とはほぼ同様に、デバイス構造を形成するための基板の表面には転位が非常に低減され、更には転位のほとんど見られない部分を有しているので、寿命特性が良好であり、デバイス構造の形成時や共振面を劈開により形成する時等に欠けや割れが防止され良好な結果を得ることができる。

【0143】

【発明の効果】本発明は、窒化物半導体を基板としてデバイス構造を形成したり、劈開により共振面を形成しても、基板に欠けやクラックの発生が生じず、更に窒化物半導体の基板の表面部分の転位を低減し、特に成長面の表面にほとんど転位のない部分を有しており、寿命特性等の素子特性を良好にすることができ、実用化に際しての信頼性の向上が達成できるような窒化物半導体からなる基板の得られる窒化物半導体の成長方法を提供することができる。更に、本発明は、本発明の窒化物半導体の成長方法により得られる窒化物半導体を基板とし、寿命特性など素子特性の良好な窒化物半導体素子を提供することができる。

*

*【図面の簡単な説明】

【図1】図1は、本発明のデバイス構造を形成するための窒化物半導体の基板の一実施の形態である基板の模式的断面図である。

【図2】図2は、本発明の第1の工程での窒化物半導体基板となる窒化物半導体を成長させる工程の一実施の形態であるウェーハの模式的断面図である。

【図3】図3は、本発明の第1の工程での窒化物半導体基板となる窒化物半導体を成長させる工程の一実施の形態であるウェーハの模式的断面図である。

【図4】図4は、本発明の第1の工程での窒化物半導体基板となる窒化物半導体を成長させる工程の一実施の形態であるウェーハの模式的断面図である。

【図5】図5は、本発明の第1の工程での窒化物半導体基板となる窒化物半導体を成長させる工程の一実施の形態であるウェーハの模式的断面図である。

【図6】図6は、サファイアの面方位を示すユニットセル図である。

【図7】図7は、保護膜のストライプ方向を説明するための基板主面側の平面図である。

【図8】図8は、オフアングルした異種基板の部分的な形状を示す模式的断面図である。

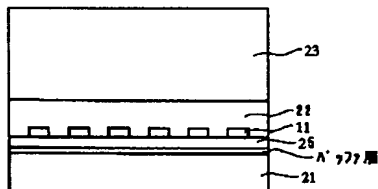
【図9】図9は、本発明の一実施の形態である窒化物半導体レーザ素子を示す模式的断面図である。

【図10】図10は、リッジ形状のストライプを形成する一実施の形態である方法の各工程におけるウェーハの部分的な構造を示す模式的断面図である。

【符号の説明】

- 1・・・窒化物半導体基板
- 2・・・第1の窒化物半導体基板
- 11・・・第1の保護膜
- 12・・・第2の保護膜
- 13・・・第1の凹凸
- 14・・・第2の凹凸
- 21・・・異種基板
- 22・・・第2の窒化物半導体
- 23・・・第3の窒化物半導体
- 24・・・第4の窒化物半導体
- * 25・・・薄膜の窒化物半導体

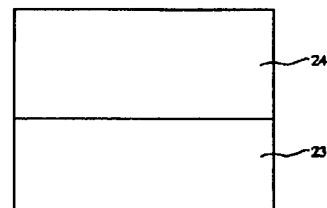
【図3】



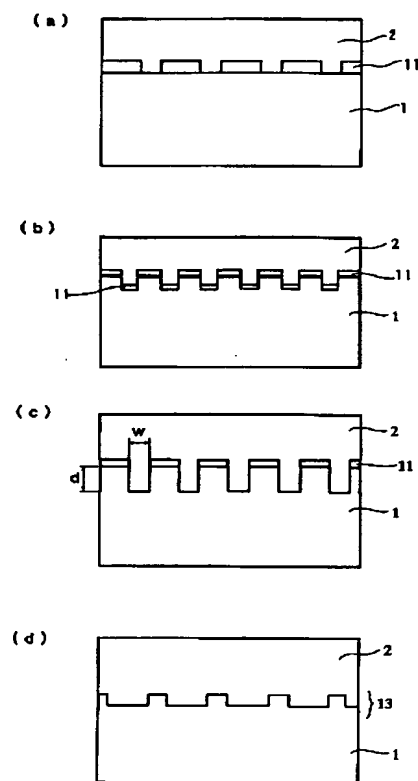
【図4】



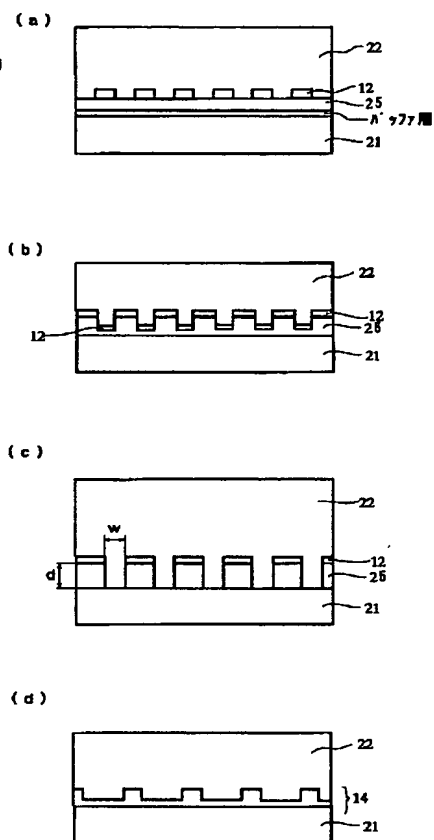
【図5】



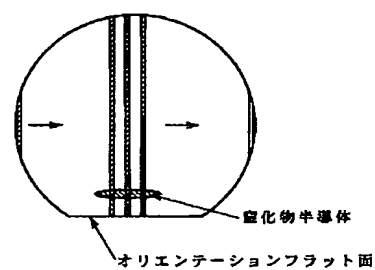
【図1】



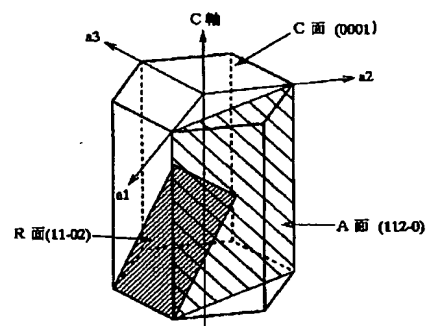
【図2】



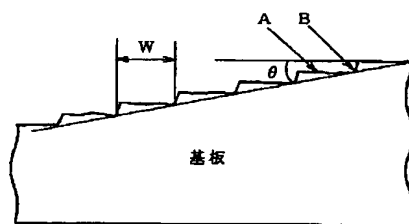
【図7】



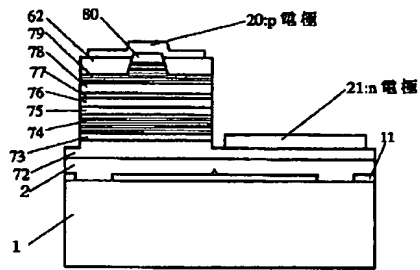
【図6】



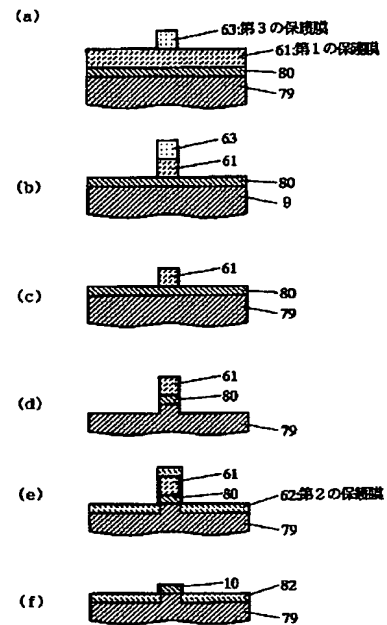
【図8】



【図9】



【図10】



フロントページの続き

F ターム(参考) 5F041 AA40 AA43 CA05 CA23 CA34
 CA40 CA46 CA64 CA65 CA74
 CA75 CA77 CB04
 5F045 AA04 AB14 AC01 AC03 AC08
 AC09 AC12 AD14 AF04 AF09
 AF13 BB16 CA11 CA13 DA53
 DA67 DB02
 5F051 AA08 BA11 CB08 CB10 CB30
 GA03
 5F073 AA07 AA13 AA45 AA74 AA83
 CA07 CB05 CB07 DA04 DA05
 DA25 DA32 DA35 EA29
 5F088 AB07 BA13 CB04 CB07 CB14
 GA02